

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関
国際事務局



(43)国際公開日
2005年9月1日 (01.09.2005)

PCT

(10)国際公開番号
WO 2005/080996 A1

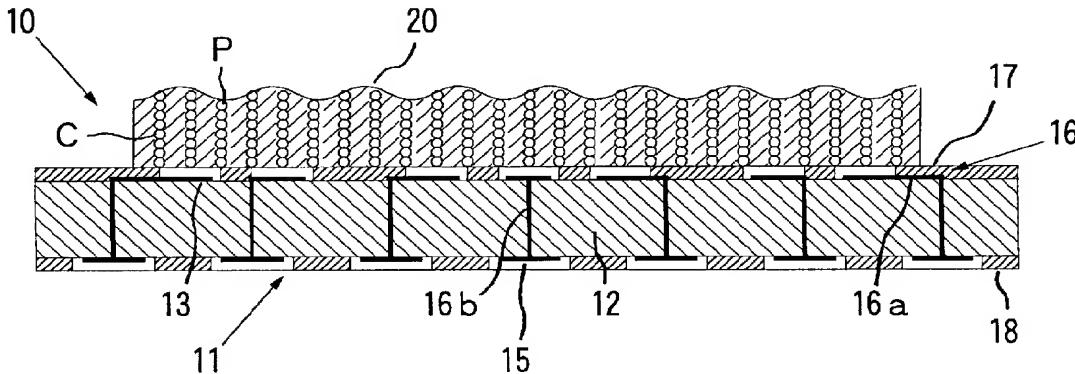
(51)国際特許分類⁷: G01R 1/06, 31/02, H01R 11/01
(21)国際出願番号: PCT/JP2005/002441
(22)国際出願日: 2005年2月17日 (17.02.2005)
(25)国際出願の言語: 日本語
(26)国際公開の言語: 日本語
(30)優先権データ:
特願2004-048158 2004年2月24日 (24.02.2004) JP
(71)出願人(米国を除く全ての指定国について): JSR
株式会社 (JSR CORPORATION) [JP/JP]; 〒1040045 東
京都中央区築地五丁目6番10号 Tokyo (JP).

(72)発明者; および
(75)発明者/出願人(米国についてのみ): 木村 潔
(KIMURA, Kiyoshi) [JP/JP]; 〒3501236 埼玉県日高市
猿田289番地1 株式会社JSRマイクロテック
内 Saitama (JP). 下田 杉郎 (SHIMODA, Sugiro) [JP/JP];
〒3501236 埼玉県日高市猿田289番地1 株式会社
JSRマイクロテック 内 Saitama (JP).
(74)代理人: 大井 正彦 (OHI, Masahiko); 〒1010062 東京
都千代田区神田駿河台三丁目4番地 日専連朝日生
命ビル Tokyo (JP).
(81)指定国(表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,

/続葉有]

(54) Title: ADAPTER FOR CIRCUIT BOARD EXAMINATION AND DEVICE FOR CIRCUIT BOARD EXAMINATION

(54)発明の名称: 回路基板検査用アダプターおよび回路基板検査装置



(57) Abstract: An adapter for circuit board examination and a circuit board examination device having this are disclosed. Even if electrical examination on many circuit boards to be examined is carried out continuously, the examination work is carried out smoothly, and the lifetime intrinsic to an anisotropic conductive elastomer sheet is obtained. Further, even if the anisotropic conductive elastomer sheet is damaged, it can be easily replaced with a new one. The adapter for circuit board examination comprises a wiring board for connection on the surface of which a plurality of connecting electrodes are so formed as to correspond to the electrodes to be examined and an anisotropic conductive elastomer sheet installed removably on the surface of the wiring board for connection. Of the anisotropic conductive elastomer sheet, the surface to be brought into contact with the circuit board to be examined has a surface roughness of 0.5 to 5 μm, and the back surface in contact with the wiring board for connection has a surface roughness of 0.3 μm or less. The wiring board for connection has an insulating layer formed in such a way that each connecting electrode is exposed on the surface of the board. The surface roughness of the insulating layer is 0.2 μm or less.

(57) 要約: 多数の被検査回路基板の電気的検査を連続して行った場合でも、検査作業が円滑に遂行され、異方導電性エラストマーシート本来の使用寿命が得られ、異方導電性エラストマーシートが故障しても、新たなものに容易に交換することができる回路基板検査用アダプターおよびこれを使った回路基板検査装置が開示されている。本発明の回路基板検査用アダプターは、

WO 2005/080996 A1

/続葉有]



ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ヨーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:
— 國際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

明 細 書

回路基板検査用アダプターおよび回路基板検査装置

技術分野

[0001] 本発明は、例えばプリント回路基板などの回路基板の電気的検査に用いられる回路基板検査用アダプターおよびこの回路基板検査用アダプターを具えた回路基板検査装置に関する。

背景技術

[0002] BGAやCSP等のパッケージLSI、MCM、その他の集積回路装置などの電子部品を構成または搭載するための回路基板については、電子部品などを組み立てる以前に或いは電子部品を搭載する以前に、当該回路基板の配線パターンが所期の性能を有することを確認するためにその電気的特性を検査することが必要である。

従来、回路基板の電気的特性を検査するための検査装置としては、多数の検査電極が配置されてなる検査電極装置と、この検査電極装置の検査電極に、検査対象である回路基板の被検査電極を電気的に接続するアダプターとを具えてなるものが知られている。このような検査装置のアダプターとしては、ピッチ変換ボードと称される、プリント配線板よりなる接続用配線板と、この接続用配線板の表面上に配置された異方導電性エラストマーシートとを有するものが知られている。

[0003] このアダプターにおける接続用配線板としては、表面に検査対象である回路基板の被検査電極のパターンに対応するパターンに従って配置された複数の接続電極を有し、裏面に検査電極装置における多数の検査電極の中から選択された複数の検査電極のパターンに対応するパターンに従って配置された複数の端子電極を有するもの(例えば特許文献1等参照。)、表面に検査対象である回路基板の被検査電極に対応するパターンに従って配置された、電流供給用接続電極および電圧測定用接続電極よりなる接続電極組を有し、裏面に検査電極装置における多数の検査電極の中から選択された複数の検査電極のパターンに対応するパターンに従って配置された複数の端子電極を有するもの(例えば特許文献2等参照。)などが知られている。前者の接続用配線板を有するアダプターは、例えば回路基板における各回路

のオープン・ショート試験などに用いられ、後者の接続用配線板を有するアダプターは、回路基板における各回路の電気抵抗測定試験に用いられている。

[0004] 一方、異方導電性エラストマーシートは、厚み方向にのみ導電性を示すもの、あるいは加圧されたときに厚み方向にのみ導電性を示すものであり、従来、種々の構造のものが知られている。例えば特許文献3には、金属粒子をエラストマー中に均一に分散して得られる異方導電性エラストマーシート(以下、これを「分散型異方導電性エラストマーシート」ともいう。)が開示され、また、特許文献4には、導電性磁性体粒子をエラストマー中に不均一に分布させることにより、厚み方向に伸びる多数の導電路形成部と、これらを相互に絶縁する絶縁部とが形成されてなる異方導電性エラストマーシート(以下、これを「偏在型異方導電性エラストマーシート」ともいう。)が開示され、更に、特許文献5には、導電路形成部の表面と絶縁部との間に段差が形成された偏在型異方導電性エラストマーシートが開示されている。

これらの異方導電性エラストマーシートは、例えば硬化されて弾性高分子物質となる高分子物質用材料中に磁性を示す導電性粒子が含有されてなる成形材料を金型内に注入することにより、所要の厚みを有する成形材料層を形成し、この成形材料層に対してその厚み方向に磁場を作用させると共に、当該成形材料層を硬化処理することにより得られるものである。このような異方導電性エラストマーシートにおいては、弾性高分子物質よりなる基材中に導電性粒子が厚み方向に並ぶよう配向した状態で含有されており、多数の導電性粒子の連鎖によって導電路が形成される。

[0005] このような異方導電性エラストマーシートの中で、分散型異方導電性エラストマーシートは、偏在型異方導電性エラストマーシートに比較して、以下の点で有利である。
(1) 偏在型異方導電性エラストマーシートは、特殊で高価な金型を用いて製造することが必要なものであるのに対し、分散型異方導電性エラストマーシートは、そのような金型を用いずに小さいコストで製造することが可能なものである点、
(2) 偏在型異方導電性エラストマーシートは、被検査電極のパターンに対応するパターンに従って導電路形成部を形成することが必要であって、検査対象である回路基板に応じて個別的に作製されるものであるのに対し、分散型異方導電性エラストマーシートは、被検査電極のパターンに関わらず使用することができ、汎用性を有するも

のである点、

(3) 偏在型異方導電性エラストマーシートは、導電路形成部において厚み方向に導電性を示し、絶縁部においては導電性を示さないものであるため、当該偏在型異方導電性エラストマーシートを使用する際に被検査電極に対する導電路形成部の位置合わせが必要であるのに対し、分散型異方導電性エラストマーシートは、その全面にわたって厚み方向に導電性を示すものであるため、被検査電極に対する位置合わせが不要で、電気的接続作業が容易である点。

[0006] 一方、偏在型異方導電性エラストマーシートは、隣接する導電路形成部間にこれらを相互に絶縁する絶縁部が形成されているため、被検査電極が小さいピッチで配置された回路基板についても、隣接する被検査電極間に必要な絶縁性が確保された状態で当該被検査電極の各々に対する電気的な接続を高い信頼性で達成することができる性能、すなわち高い分解能を有するものである点で、分散型異方導電性エラストマーシートに比較して有利である。

而して、分散型異方導電性エラストマーシートにおいては、その厚みが小さければ小さいほど、厚み方向に形成される導電路が短いものとなるため、高い分解能が得られる。従って、被検査電極のピッチが小さい回路基板の検査を行う場合には、アダプターにおける分散型異方導電性エラストマーシートとして厚みが小さいものが用いられている。

[0007] 以上のようなアダプターを具えた回路基板検査装置においては、例えば搬送ベルトおよびガイドレールを有するレール搬送型の搬送機構などによって検査対象である回路基板(以下、「被検査回路基板」ともいう。)を検査領域に搬送し、当該検査領域に搬送された被検査回路基板の電極(以下、「被検査電極」ともいう。)に、アダプターにおける異方導電性エラストマーシートを接触させ、更に当該異方導電性エラストマーシートの厚み方向に加圧することにより、被検査回路基板の被検査電極と検査電極装置の検査電極との電気的接続が達成され、この状態で、当該被検査回路基板について所要の電気的検査が行われる。そして、一の被検査回路基板の電気的検査が行われた後、被検査回路基板に対する加圧が解除され、当該被検査回路基板が検査領域から適宜の場所に搬送されると共に、当該検査領域に他の被検査回

路基板が搬送され、この検査領域に搬送された他の被検査回路基板について、上記と同様の操作を繰り返すことによって電気的検査が行われる(例えば特許文献6参照。)。

[0008] しかしながら、このような回路基板検査装置に用いられるアダプターにおいては、以下のような問題がある。

すなわち、異方導電性エラストマーシートを形成する弾性高分子物質例えはシリコーンゴムは、加圧により接着性を帯びるものであるため、被検査回路基板に対する加圧を解除したときに、異方導電性エラストマーシートが被検査回路基板の表面に接着して当該被検査回路基板から容易に離脱しなくなることがある。そして、このような現象が生じると、検査が終了した被検査回路基板が検査領域から確実に搬送されず、或いは、異方導電性エラストマーシートが被検査回路基板に接着したままで接続用配線板から離脱し、この状態で被検査回路基板が搬送されてしまい、その結果、後続の被検査回路基板の電気的検査を実行することができない。このように、従来のアダプターにおいては、多数の被検査回路基板の電気的検査を連続して行うときに、検査作業を円滑に遂行することが困難である、という問題がある。

[0009] 而して、このような問題を解決する手段としては、固定器具によって異方導電性エラストマーシートを接続用配線板に固定する手段、接着剤によって異方導電性エラストマーシートを接続用配線板に固定する手段などが考えられる。

しかしながら、前者の手段においては、異方導電性エラストマーシートを構成する弾性高分子物質が柔軟で強度の低いものであるため、当該異方導電性エラストマーシートにおける固定器具によって固定された部分が破損しやすく、特に異方導電性エラストマーシートの厚みが小さい場合には早期に破損する結果、当該異方導電性エラストマーシートの使用寿命が短くなる、という問題がある。

一方、後者の手段においては、異方導電性エラストマーシートに故障が生じたときには、当該異方導電性エラストマーシートのみを新たなものに交換することが困難であり、接続用配線板を含むアダプター全体を新たなものに交換することが必要となるため、回路基板の検査コストの増大を招く、という問題がある。

[0010] 更に、被検査回路基板に対する異方導電性エラストマーシートの接着を抑制する

手段として、異方導電性エラストマーシートの表面に粘着防止用フィルムを設ける手段(例えば特許文献7等参照)、異方導電性エラストマーシートの表面に、コロナ放電処理、グロー放電処理、プラズマ処理、火炎処理、オゾン処理、電磁波処理、放射線処理などの非粘着処理を施す手段(例えば特許文献8等参照。)、異方導電性エラストマーシートの表面を粗面化する手段が提案されている(例えば特許文献9等参照。)。

しかしながら、これらの手段では、被検査回路基板に対する異方導電性エラストマーシートの接着を抑制することが可能であっても、接続用配線板からの異方導電性エラストマーシートの離脱を防止することは困難であり、結局、固定器具または接着剤によって異方導電性エラストマーシートを接続用配線板に固定することが必要となる。

[0011] 特許文献1:特開平6-249924号公報

特許文献2:特開2001-235492号公報

特許文献3:特開昭51-93393号公報

特許文献4:特開昭53-147772号公報

特許文献5:特開昭61-250906号公報

特許文献6:特開平7-248350号公報

特許文献7:特開2001-185260号公報

特許文献8:特開2001-185258号公報

特許文献9:特開2003-77560号公報

発明の開示

[0012] 本発明は、以上のような事情に基づいてなされたものであって、その第1の目的は、多数の被検査回路基板の電気的検査を連続して行った場合でも、検査作業を円滑に遂行することができ、しかも、異方導電性エラストマーシート本来の使用寿命が得られ、更に、異方導電性エラストマーシートに故障が生じたときにも、当該異方導電性エラストマーシートを新たなものに容易に交換することができる回路基板検査用アダプターを提供することにある。

本発明の第2の目的は、上記の回路基板検査用アダプターを具えた回路基板検査

装置を提供することにある。

[0013] 本発明の回路基板検査用アダプターは、表面に複数の接続電極が検査対象である回路基板の被検査電極のパターンに対応するパターンに従って形成された接続用配線板と、この接続用配線板の表面上に着脱自在に設けられた異方導電性エラストマーシートとを具えてなり、

前記異方導電性エラストマーシートは、前記回路基板に接触される表面における表面粗さが $0.5\text{--}5\mu\text{m}$ であり、かつ、前記接続用配線板に接する裏面における表面粗さが $0.3\mu\text{m}$ 以下であり、

前記接続用配線板は、その表面に接続電極の各々が露出するよう形成された絶縁層を有してなり、当該絶縁層の表面における表面粗さが $0.2\mu\text{m}$ 以下であることを特徴とする。

[0014] また、本発明の回路基板検査用アダプターは、表面にそれぞれ電流供給用接続電極および電圧測定用接続電極からなる複数の接続電極組が検査対象である回路基板の被検査電極のパターンに対応するパターンに従って形成された接続用配線板と、この接続用配線板の表面上に着脱自在に設けられた異方導電性エラストマーシートとを具えてなる回路基板検査用アダプターにおいて、

前記異方導電性エラストマーシートは、前記回路基板に接触される表面における表面粗さが $0.5\text{--}5\mu\text{m}$ であり、かつ、前記接続用配線板に接する裏面における表面粗さが $0.3\mu\text{m}$ 以下であり、

前記接続用配線板は、その表面に接続電極組の各々が露出するよう形成された絶縁層を有してなり、当該絶縁層の表面における表面粗さが $0.2\mu\text{m}$ 以下であることを特徴とする。

[0015] 本発明の回路基板検査用アダプターにおいては、異方導電性エラストマーシートは、弾性高分子物質中に磁性を示す多数の導電性粒子が含有されてなり、当該導電性粒子が厚み方向に並ぶよう配向することによって複数の導電性粒子による連鎖が形成されたものであることが好ましい。

このような回路基板検査用アダプターにおいては、異方導電性エラストマーシートは、導電性粒子による連鎖が面方向に分散した状態で形成されたものであることが

好ましい。

[0016] 本発明の回路基板検査装置は、上記の回路基板検査用アダプターを具えてなることを特徴とする。

[0017] 本発明に係る回路基板検査用アダプターによれば、異方導電性エラストマーシートにおける被検査回路基板に接触される一面がその表面粗さが特定の範囲にある粗面とされていることにより、被検査回路基板に対する加圧が解除されたときには、被検査回路基板と異方導電性エラストマーシートとの接触面積が小さいため、異方導電性エラストマーシートを形成する弾性高分子物質が有する粘着性が抑制され、これにより、当該異方導電性エラストマーシートが被検査回路基板に接着することを防止または抑制することができる。

しかも、異方導電性エラストマーシートにおける接続用配線板に接する他面がその表面粗さが小さい平坦面とされ、かつ、接続用配線板はその表面に表面粗さが小さい絶縁層を有するため、被検査回路基板に対する加圧が解除されたときにも、接続用配線板と異方導電性エラストマーシートとの接触面積が大きくて両者の密着性が高いものとなるため、異方導電性エラストマーシートを形成する弾性高分子物質が有する粘着性が十分に発揮される結果、異方導電性エラストマーシートが接続用配線板に確実に保持され、これにより、接続用配線板からの異方導電性エラストマーシートの離脱を防止することができる。

従って、多数の被検査回路基板の電気的検査を連続して行った場合でも、検査作業を円滑に遂行することができる。

また、異方導電性エラストマーシートは、接続用配線板に対して着脱自在に設けられていたため、異方導電性エラストマーシートに故障が生じたときにも、当該異方導電性エラストマーシートを新たなものに容易に交換することができる。

また、固定器具によって異方導電性エラストマーシートを接続用配線板に機械的に固定することが不要であるため、異方導電性エラストマーシートに固定手段による損傷が生じることを回避することができ、これにより、異方導電性エラストマーシート本来の使用寿命が得られる。

[0018] 本発明の回路基板検査装置によれば、上記の回路基板検査用アダプターを具え

てなるため、多数の被検査回路基板の電気的検査を連続して行った場合でも、検査作業を円滑に遂行することができ、しかも、異方導電性エラストマーシートに故障が生じたときにも、当該異方導電性エラストマーシートを新たなものに容易に交換することができ、更に、異方導電性エラストマーシート本来の使用寿命が得られる。

図面の簡単な説明

[0019] [図1]本発明に係る回路基板検査用アダプターの第1の例における構成を示す説明用断面図である。

[図2]第1の例の回路基板検査用アダプターにおける接続用配線板の表面を拡大して示す説明図である。

[図3]第1の例の回路基板検査用アダプターにおける接続用配線板を得るために積層材料の構成を示す説明用断面図である。

[図4]図3に示す積層材料に貫通孔が形成された状態を示す説明用断面図である。

[図5]積層材料に形成された貫通孔内にバイアホールが形成された状態を示す説明用断面図である。

[図6]絶縁性基板の表面に接続電極およびパターン配線部が形成され、裏面に端子電極が形成された状態を示す説明図である。

[図7]絶縁性基板の両面に絶縁層が形成された状態を示す説明用断面図である。

[図8]第1の例の回路基板検査用アダプターにおける異方導電性エラストマーシートの一部を拡大して示す説明用断面図である。

[図9]他面側成形部材の成形面に塗布された成形材料上に一面側成形部材が重ね合わされた状態を示す説明用断面図である。

[図10]一面側成形部材の一部を拡大して示す説明用断面図である。

[図11]一面側成形部材と他面側成形部材との間に所要の厚み成形材料層が形成された状態を示す説明用断面図である。

[図12]成形材料層中の導電性粒子の分布状態を示す説明用断面図である。

[図13]異方導電性エラストマーシートを製造するための装置を示す説明用断面図である。

[図14]成形材料層の厚み方向に磁場を作用させて連鎖が形成された状態を示す説

明用断面図である。

[図15]磁性体よりなる一面側成形部材を使用した場合において、成形材料層の厚み方向に磁場が作用させたときの導電性粒子による連鎖の分布状態を示す説明用断面図である。

[図16]磁性体よりなる一面側成形部材を使用して製造された異方導電性エラストマーシート中の導電性粒子による連鎖の分布状態を示す説明用断面図である。

[図17]本発明に係る回路基板検査用アダプターの第2の例における構成を示す説明用断面図である。

[図18]第2の例の回路基板検査用アダプターにおける接続用配線板の表面を拡大して示す説明図である。

[図19]本発明に係る回路基板検査装置の第1の例における構成を示す説明図である。

[図20]本発明に係る回路基板検査装置の第2の例における構成を示す説明図である。

[図21]本発明に係る回路基板検査用アダプターの他の例における構成を示す説明用断面図である。

[図22]図21に示す回路基板検査用アダプターにおける接続用配線板の製造工程において、絶縁性基板の表面に接続電極基層およびパターン配線部が形成された状態を示す説明用断面図である。

[図23]絶縁性基板の表面に絶縁層が形成された状態を示す説明用断面図である。

[図24]絶縁層の表面から突出する接続電極が形成された状態を示す説明用断面図である。

[図25]絶縁性基板の裏面に端子電極が形成された状態を示す説明用断面図である。

[図26]絶縁性基板の裏面に絶縁層が形成された状態を示す説明用断面図である。

符号の説明

- [0020] 1 被検査回路基板
- 2 被検査電極

3 被検査電極

10 回路基板検査用アダプター

11 接続用配線板

12 絶縁性基板

13 接続電極

13A 金属薄層

13B 接続電極基層

14 接続電極組

14a 電流供給用接続電極

14b 電圧測定用接続電極

15 端子電極

15A 金属薄層

16 内部配線

16a パターン配線部

16b バイアホール

16c 層間パターン配線部

16H 貫通孔

17 絶縁層

18 絶縁層

19 保護シール

20 異方導電性エラストマーシート

20A 成形材料層

20B 成形材料

21 一面側成形部材

21S 成形面

22 他面側成形部材

23 スペーサー

24 加圧ロール

- 25 支持ロール
- 26 加圧ロール装置
- 27, 28 電磁石
- 30 上部側検査用治具
- 35 異方導電性エラストマーシート
- 40 検査電極装置
- 41 検査電極
- 42 検査電極支持板
- 45 上部側支持機構
- 46 基台
- 47 支持ピン
- 48 コネクター
- 50 下部側検査用治具
- 55 異方導電性エラストマーシート
- 60 検査電極装置
- 61 検査電極
- 62 検査電極支持板
- 65 下部側支持機構
- 66 基台
- 67 支持ピン
- 68 コネクター
- P 導電性粒子
- C 導電性粒子による連鎖
- D 異方導電性エラストマーシートの凸部
- V 異方導電性エラストマーシートの凹部
- T 一面側成形部材の凸部
- H 一面側成形部材の凹部
- R 検査実行領域

W 電線

発明を実施するための最良の形態

[0021] 以下、本発明の実施の形態について詳細に説明する。

図1は、本発明に係る回路基板検査用アダプターの第1の例における構成を示す説明用断面図である。この回路基板検査用アダプター10は、被検査回路基板について、例えばオープン・ショート試験を行うために用いられるものであって、接続用配線板11と、この接続用配線板11の表面(図1において上面)に着脱自在に設けられた異方導電性エラストマーシート20とを有する。

[0022] 接続用配線板11は絶縁性基板12を有し、この絶縁性基板12の表面(図1において上面)には、図2にも示すように、被検査回路基板の被検査電極に電気的に接続される複数の接続電極13が形成されている。これらの接続電極13は、被検査回路基板の被検査電極のパターンに対応するパターンに従って配置されている。また、絶縁性基板12の表面には、接続電極13の各々が露出するよう絶縁層17が形成されている。一方、絶縁性基板12の裏面(図1において下面)には、検査電極装置における検査電極に電気的に接続される複数の端子電極15が形成されている。これらの端子電極15は、検査電極装置における多数の検査電極の中から選択された複数の検査電極のパターンに対応するパターンに従って配置されており、例えばピッチが2. 54mm、1. 8mm、1. 27mm、1. 06mm、0. 8mm、0. 75mm、0. 5mm、0. 45mm、0. 3mmまたは0. 2mmの格子点位置に配置されている。また、絶縁性基板12の裏面には、端子電極15の各々が露出するよう絶縁層18が形成されている。そして、接続電極13の各々は、絶縁性基板12の表面に形成されたパターン配線部16aおよび絶縁性基板12の厚み方向に貫通して伸びるバイアホール16bよりなる内部配線16によって、適宜の端子電極15に電気的に接続されている。

[0023] 異方導電性エラストマーシート20に接する絶縁層17は、その表面における表面粗さが $0.2\mu m$ 以下とされ、好ましくは $0.001\sim0.1\mu m$ 、更に好ましくは $0.01\sim0.03\mu m$ とされる。

本発明において、「表面粗さ」とは、JIS B0601による中心線粗さRaをいう。

絶縁層17の表面における表面粗さが過大である場合には、異方導電性エラストマ

ーシート20に対する密着性が不十分なものとなるため、接続用配線板11からの異方導電性エラストマーシート20の離脱を防止することが困難となる。

絶縁層17の厚みは、5～100 μmであることが好ましく、より好ましくは10～60 μmである。この厚みが過小である場合には、表面粗さが小さい絶縁層17を形成することが困難となることがある。一方、この厚みが過大である場合には、接続電極13と異方導電性エラストマーシート20との電気的接続を達成することが困難となることがある。

また、絶縁層18の厚みは、例えば5～100 μm、好ましくは10～60 μmである。

[0024] 絶縁性基板12を構成する材料としては、一般にプリント配線板の基材として使用されるものを用いることができ、好ましい具体例としては、ポリイミド樹脂、ガラス繊維補強型ポリイミド樹脂、ガラス繊維補強型エポキシ樹脂、ガラス繊維補強型ビスマレイミドトリアジン樹脂などを挙げることができる。

絶縁層17、18を構成する材料としては、薄膜状に成形することが可能な高分子材料を用いることができ、その具体例としては、エポキシ樹脂、アクリル樹脂、フェノール樹脂、ポリイミド樹脂、ポリアミド樹脂、これらの混合物、レジスト材料などを挙げることができる。

[0025] 接続用配線板11は、例えば以下のようにして製造することができる。

先ず、図3に示すように、平板状の絶縁性基板12の両面に金属薄層13A、15Aが積層されてなる積層材料を用意し、この積層材料に対し、図4に示すように、形成すべき端子電極15のパターンに対応するパターンに従って当該積層材料の厚み方向に貫通する複数の貫通孔16Hを形成する。ここで、貫通孔16Hを形成する手段としては、数値制御型ドリリング装置による手段、フォトエッチング処理およびレーザー加工処理による手段を利用することができる。

次いで、積層材料に形成された貫通孔16H内に、無電解メッキ処理および電解メッキ処理を施すことによって、図5に示すように、金属薄層13A、15Aの各々に連結されたバイアホール16bを形成する。その後、金属薄層13A、15Aの各々に対してフォトエッチング処理を施すことにより、図6に示すように、絶縁性基板12の表面にパターン配線部16aおよび接続電極13を形成すると共に、絶縁性基板12の裏面に端子電極15を形成する。

そして、図7に示すように、絶縁性基板12の表面に、接続電極13の各々が露出するよう絶縁層17を形成すると共に、絶縁性基板12の裏面に、端子電極15の各々が露出するよう絶縁層18を形成することにより、接続用配線板11が得られる。

[0026] 異方導電性エラストマーシート20は、図8にも拡大して示すように、絶縁性の弾性高分子物質中に磁性を示す多数の導電性粒子Pが含有されてなるものである。

この異方導電性エラストマーシート20における被検査回路基板に接触される一面(図8において上面)は粗面とされており、これにより、当該一面には凸部Dおよび凹部Vが形成されている。一方、異方導電性エラストマーシート20における接続用配線板に接する他面は平坦面とされている。

異方導電性エラストマーシート20の一面における表面粗さは、0.5～5 μ mとされ、好ましくは1～2 μ mとされる。この表面粗さが過小である場合には、当該異方導電性エラストマーシート20の一面における粘着性を十分に抑制することが困難となる。一方、表面粗さが過大である場合には、被検査回路基板に対する安定な電気的接続を達成することが困難となる。

また、異方導電性エラストマーシート20の他面における表面粗さは、0.3 μ m以下とされ、好ましくは0.005～0.2 μ m、更に好ましくは0.01～0.1 μ mとされる。この表面粗さが過大である場合には、接続用配線板11に対する密着性が不十分なものとなるため、接続用配線板11からの異方導電性エラストマーシート20の離脱を防止することが困難となる。

[0027] 異方導電性エラストマーシート20に含有された導電性粒子Pは当該異方導電性エラストマーシート20の厚み方向に並ぶよう配向しており、これにより、複数の導電性粒子Pによる連鎖Cが厚み方向に伸びるよう形成されている。また、導電性粒子Pによる連鎖Cは、異方導電性エラストマーシート20の一面における凸部Dおよび凹部Vの位置と無関係に、当該異方導電性エラストマーシート20の面方向に分散された状態で形成されている。

[0028] また、異方導電性エラストマーシート20の最小厚みは、特に限定されるものではないが、0.03～0.3mmであることが好ましく、より好ましくは0.05～0.2mmである。この最小厚みが0.03mm未満である場合には、異方導電性エラストマーシート20の

機械的強度が低いものとなりやすく、必要な耐久性が得られないことがある。一方、この最小厚みが0.3mmを超える場合には、厚み方向の電気抵抗が大きいものとなりやすく、また、接続すべき電極のピッチが小さいものである場合には、加圧により形成される導電路間における所要の絶縁性が得られないことがある。

[0029] 異方導電性エラストマーシート20を構成する弾性高分子物質としては、架橋構造を有する高分子物質が好ましい。架橋高分子物質を得るために用いることのできる硬化性の高分子物質用材料としては、種々のものを用いることができ、その具体例としては、ポリブタジエンゴム、天然ゴム、ポリイソプレンゴム、スチレン-ブタジエン共重合体ゴム、アクリロニトリル-ブタジエン共重合体ゴムなどの共役ジエン系ゴムおよびこれらの水素添加物、スチレン-ブタジエン-ジエンブロック共重合体ゴム、スチレン-イソプレンブロック共重合体などのブロック共重合体ゴムおよびこれらの水素添加物、クロロプレンゴム、ウレタンゴム、ポリエステル系ゴム、エピクロルヒドリンゴム、シリコーンゴム、エチレン-プロピレン共重合体ゴム、エチレン-プロピレン-ジエン共重合体ゴムなどが挙げられる。

以上において、得られる異方導電性エラストマーシート20に耐候性が要求される場合には、共役ジエン系ゴム以外のものを用いることが好ましく、特に、成形加工性および電気特性の観点から、シリコーンゴムを用いることが好ましい。

[0030] シリコーンゴムとしては、液状シリコーンゴムを架橋または縮合したものが好ましい。液状シリコーンゴムは、その粘度が歪速度 10^{-1} secで 10^5 ポアズ以下のものが好ましく、縮合型のもの、付加型のもの、ビニル基やヒドロキシル基を含有するものなどのいずれであってもよい。具体的には、ジメチルシリコーン生ゴム、メチルビニルシリコーン生ゴム、メチルフェニルビニルシリコーン生ゴムなどを挙げることができる。

[0031] これらの中で、ビニル基を含有する液状シリコーンゴム(ビニル基含有ポリジメチルシロキサン)は、通常、ジメチルジクロロシランまたはジメチルジアルコキシシランを、ジメチルビニルクロロシランまたはジメチルビニルアルコキシシランの存在下において、加水分解および縮合反応させ、例えば引続き溶解-沈殿の繰り返しによる分別を行うことにより得られる。

また、ビニル基を両末端に含有する液状シリコーンゴムは、オクタメチルシクロテトラ

シロキサンのような環状シロキサンを触媒の存在下においてアニオン重合し、重合停止剤として例えばジメチルジビニルシロキサンを用い、その他の反応条件(例えば、環状シロキサンの量および重合停止剤の量)を適宜選択することにより得られる。ここで、アニオン重合の触媒としては、水酸化テトラメチルアンモニウムおよび水酸化n-ブチルホスホニウムなどのアルカリまたはこれらのシラノレート溶液などを用いることができ、反応温度は、例えば80～130℃である。

[0032] 一方、ヒドロキシル基を含有する液状シリコーンゴム(ヒドロキシル基含有ポリジメチルシロキサン)は、通常、ジメチルジクロロシランまたはジメチルジアルコキシシランを、ジメチルヒドロクロロシランまたはジメチルヒドロアルコキシシランの存在下において、加水分解および縮合反応させ、例えば引続き溶解沈殿の繰り返しによる分別を行うことにより得られる。

また、環状シロキサンを触媒の存在下においてアニオン重合し、重合停止剤として、例えばジメチルヒドロクロロシラン、メチルジヒドロクロロシランまたはジメチルヒドロアルコキシシランなどを用い、その他の反応条件(例えば、環状シロキサンの量および重合停止剤の量)を適宜選択することによっても得られる。ここで、アニオン重合の触媒としては、水酸化テトラメチルアンモニウムおよび水酸化n-ブチルホスホニウムなどのアルカリまたはこれらのシラノレート溶液などを用いることができ、反応温度は、例えば80～130℃である。

[0033] 液状シリコーンゴムとしては、その硬化物の150℃における圧縮永久歪みが35%以下のものを用いることが好ましく、より好ましくは20%以下である。この圧縮永久歪みが35%以下である場合には、異方導電性エラストマーシート20はその厚み方向に繰り返して圧縮させたときの耐久性が良好なものとなり好ましい。

また、液状シリコーンゴムとしては、その硬化物の23℃における引き裂き強度が7kN/m以上のものを用いることが好ましく、より好ましくは10kN/m以上である。この引き裂き強度が7kN/m以上である場合には、異方導電性エラストマーシート20はその厚み方向に繰り返して圧縮させたときの耐久性が良好なものとなり好ましい。

ここで、液状シリコーンゴム硬化物の圧縮永久歪みおよび引き裂き強度は、JIS K 6249に準拠した方法によって測定することができる。

[0034] このような弾性高分子物質は、その分子量Mw(標準ポリスチレン換算重量平均分子量をいう。)が10000～40000のものであることが好ましい。また、得られる異方導電性エラストマーシート20の耐熱性の観点から、分子量分布指数(標準ポリスチレン換算重量平均分子量Mwと標準ポリスチレン換算数平均分子量Mnとの比Mw/Mnの値をいう。)が2以下のものが好ましい。

[0035] 以上において、高分子物質用材料中には、当該高分子物質用材料を硬化させるための硬化触媒を含有させることができる。このような硬化触媒としては、有機過酸化物、脂肪酸アゾ化合物、ヒドロシリル化触媒などを用いることができる。

硬化触媒として用いられる有機過酸化物の具体例としては、過酸化ベンゾイル、過酸化ビスジシクロベンゾイル、過酸化ジクミル、過酸化ジターシャリーブチルなどが挙げられる。

硬化触媒として用いられる脂肪酸アゾ化合物の具体例としては、アンビスインブチロニトリルなどが挙げられる。

ヒドロシリル化反応の触媒として使用し得るもの的具体例としては、塩化白金酸およびその塩、白金-不飽和基含有シロキサンコンプレックス、ビニルシロキサンと白金とのコンプレックス、白金と1,3-ジビニルテトラメチルジシロキサンとのコンプレックス、トリオルガノホスфинあるいはホスファイトと白金とのコンプレックス、アセチルアセテート白金キレート、環状ジエンと白金とのコンプレックスなどの公知のものが挙げられる。

硬化触媒の使用量は、高分子物質用材料の種類、硬化触媒の種類、その他の硬化処理条件を考慮して適宜選択されるが、通常、高分子物質用材料100重量部に対して3～15重量部である。

[0036] また、弾性高分子物質中には、必要に応じて、通常のシリカ粉、コロイダルシリカ、エアロゲルシリカ、アルミナなどの無機充填材を含有させることができる。このような無機充填材を含有させることにより、当該異方導電性エラストマーシート20を得るための成形材料のチクソトロピー性が確保され、その粘度が高くなり、しかも、導電性粒子の分散安定性が向上すると共に、得られる異方導電性エラストマーシート20の強度が高くなる。

このような無機充填材の使用量は、特に限定されるものではないが、多量に使用すると、磁場による導電性粒子の配向を十分に達成することができなくなるため、好ましくない。

また、シート成形材料の粘度は、温度25°Cにおいて100000～1000000cpの範囲内であることが好ましい。

[0037] 基材中に含有される導電性粒子Pとしては、磁場を作用させることによって容易に異方導電性エラストマーシート20の厚み方向に並ぶよう配向させることができる観点から、磁性を示す導電性粒子が用いられる。このような導電性粒子Pの具体例としては、ニッケル、鉄、コバルトなどの磁性を示す金属の粒子若しくはこれらの合金の粒子またはこれらの金属を含有する粒子、またはこれらの粒子を芯粒子とし、当該芯粒子の表面に金、銀、パラジウム、ロジウムなどの導電性の良好な金属のメッキを施したもの、あるいは非磁性金属粒子若しくはガラスビーズなどの無機物質粒子またはポリマー粒子を芯粒子とし、当該芯粒子の表面に、ニッケル、コバルトなどの導電性磁性体のメッキを施したもの、あるいは芯粒子に、導電性磁性体および導電性の良好な金属の両方を被覆したものが挙げられる。

これらの中では、強磁性体よりなる粒子例えばニッケル粒子を芯粒子とし、その表面に導電性の良好な金属、特に金のメッキを施したもの用いることが好ましい。

芯粒子の表面に導電性金属を被覆する手段としては、特に限定されるものではないが、例えば化学メッキまたは電解メッキにより行うことができる。

[0038] 導電性粒子Pとして、芯粒子の表面に導電性金属が被覆されてなるものを用いる場合には、良好な導電性が得られる観点から、粒子表面における導電性金属の被覆率(芯粒子の表面積に対する導電性金属の被覆面積の割合)が40%以上であることが好ましく、さらに好ましくは45%以上、特に好ましくは47～95%である。

また、導電性金属の被覆量は、芯粒子の0.5～50重量%であることが好ましく、より好ましくは1～30重量%、さらに好ましくは3～25重量%、特に好ましくは4～20重量%である。被覆される導電性金属が金である場合には、その被覆量は、芯粒子の2～30重量%であることが好ましく、より好ましくは3～20重量%、さらに好ましくは3.5～17重量%である。

[0039] また、導電性粒子Pの粒子径は、1～1000 μm であることが好ましく、より好ましくは2～500 μm 、さらに好ましくは5～300 μm 、特に好ましくは10～200 μm である。

また、導電性粒子Pの粒子径分布(D_w/D_n)は、1～10であることが好ましく、より好ましくは1.01～7、さらに好ましくは1.05～5、特に好ましくは1.1～4である。

このような条件を満足する導電性粒子Pを用いることにより、当該導電性粒子間に十分な電気的接触が得られる。

また、導電性粒子Pの形状は、特に限定されるものではないが、高分子物質用材料中に容易に分散させることができる点で、球状のもの、星形状のものあるいはこれらが凝集した2次粒子による塊状のものであることが好ましい。

[0040] また、導電性粒子Pの含水率は、5%以下であることが好ましく、より好ましくは3%以下、さらに好ましくは2%以下、特に好ましくは1%以下である。このような条件を満足する導電性粒子を用いることにより、高分子物質用材料を硬化処理する際に気泡が生ずることが防止または抑制される。

[0041] また、導電性粒子Pとして、その表面がシランカップリング剤などのカップリング剤で処理されたものを適宜用いることができる。導電性粒子の表面がカップリング剤で処理されることにより、当該導電性粒子と弹性高分子物質との接着性が高くなり、その結果、得られる異方導電性エラストマーシート20は、繰り返しの使用における耐久性が高いものとなる。

カップリング剤の使用量は、導電性粒子Pの導電性に影響を与えない範囲で適宜選択されるが、導電性粒子表面におけるカップリング剤の被覆率(導電性芯粒子の表面積に対するカップリング剤の被覆面積の割合)が5%以上となる量であることが好ましく、より好ましくは上記被覆率が7～100%、さらに好ましくは10～100%、特に好ましくは20～100%となる量である。

[0042] 異方導電性エラストマーシート20には、導電性粒子Pが体積分率で5～30%、好ましくは7～27%、特に好ましくは10～25%となる割合で含有されていることが好ましい。この割合が5%以上である場合には、厚み方向に十分に電気抵抗値の小さい導電路が形成されるので好ましい。一方、この割合が30%以下である場合には、得られる異方導電性エラストマーシート20は必要な弹性を有するものとなるので好ましい。

。

[0043] また、異方導電性エラストマーシート20においては、その厚み方向に並ぶ導電性粒子Pの数(厚み方向に導電路を形成するための導電性粒子Pの数。以下、「導電路形成粒子数」ともいう。)が3～20個であることが好ましく、より好ましくは5～15個である。この導電路形成粒子数が3個以上である場合には、異方導電性エラストマーシート20の抵抗値のばらつきが小さくなり好ましい。一方、導電路形成粒子数が20個以下である場合には、異方導電性エラストマーシート20の圧縮時に、導電性粒子Pの連鎖による導電路の変形が大きくならず、抵抗値の上昇を招くことが少なく好ましい。

[0044] また、異方導電性エラストマーシート20には、弾性高分子物質の絶縁性を損なわない範囲で帯電防止剤を含有させることができる。

かかる帯電防止剤としては、N, N-ビス(2-ヒドロキシエチル)アルキルアミン、ポリオキシエチレンアルキルアミン、ポリオキシエチレンアルキルアミンの脂肪酸エステル、グリセリン脂肪酸エステル、ソルビタン脂肪酸エステル、ポリオシキエチレンソルビタン脂肪酸エステル、ポリオキシエチレン脂肪アルコールエーテル、ポリオキシエチレンアルキルフェニルエーテル、ポリエチレングリコール脂肪酸エステル等の非イオン系帯電防止剤；

アルキルスルホン酸塩、アルキルベンゼンスルホン酸塩、アルキルサルフェート、アルキルホスフェート等のアニオン系帯電防止剤；

テトラアルキルアンモニウム塩、トリアルキルベンジルアンモニウム塩等のカチオン系帯電防止剤；

アルキルペタイン、イミダゾリン型両性化合物等の両性帯電防止剤などを用いることができる。

[0045] このような帯電防止剤を異方導電性エラストマーシート20中に含有させることにより、当該異方導電性エラストマーシート20の表面に電荷が蓄積されることが防止または抑制されるので、例えば異方導電性エラストマーシートを回路基板の電気的検査に使用する場合において、検査時に異方導電性エラストマーシート20から電荷が放電されることによる不具合を防止することができると共に、一層小さい加圧力で良好な導

電性を得ることができる。

以上のような効果を確実に発揮させるためには、異方導電性エラストマーシート20を形成する弾性高分子物質よりなる基材の体積固有抵抗が $1 \times 10^9 \sim 1 \times 10^{13} \Omega \cdot \text{cm}$ となるよう、帶電防止剤を含有させた方が好ましい。

[0046] 異方導電性エラストマーシート20は、例えば以下のようにして製造することができる。

先ず、硬化されて弾性高分子物質となる液状の高分子物質用材料中に、磁性を示す導電性粒子が分散されてなる流動性の成形材料を調製すると共に、図9に示すように、それぞれ非磁性シートよりなる一面側成形部材21および他面側成形部材22を用意する。そして、他面側成形部材22の成形面(図9において上面)上に、目的とする異方導電性エラストマーシートの平面形状に適合する形状の開口を有すると共に当該異方導電性エラストマーシートの厚みに対応する厚みを有する棒状のスペーサー23を配置し、他面側成形部材22の成形面におけるスペーサー23の開口内に、調製した成形材料20Bを塗布し、この成形材料20B上に一面側成形部材21をその成形面(図9において下面)が成形材料20Bに接するよう配置する。

[0047] 以上において、一面側成形部材21および他面側成形部材22を形成する非磁性シートとしては、ポリイミド樹脂、ポリエステル樹脂、アクリル樹脂などよりなる樹脂シートを用いることができる。

また、一面側成形部材21としては、図10に示すように、その成形面21Sが粗面化処理されて当該成形面21Sに凸部Tおよび凹部Hが形成されたものが用いられる。ここで、一面側成形部材21の成形面を粗面化処理するための具体的な方法としては、サンドブラスト法、エッティング法などが挙げられる。一方、他面側成形部材22としては、その成形面が平坦面であるものが用いられる。

一面側成形部材21の成形面21Sにおける表面粗さは、目的とする異方導電性エラストマーシート20の一面における表面粗さに応じて設定され、具体的には、 $0.5 \sim 5 \mu \text{m}$ とされ、好ましくは $1 \sim 2 \mu \text{m}$ とされる。

また、他面側成形部材22の成形面における表面粗さは、目的とする異方導電性エラストマーシート20の他面における表面粗さに応じて設定され、具体的には、 0.3μ

m以下とされ、好ましくは0.1～0.2 μmとされる。

また、一面側成形部材21および他面側成形部材22を構成する非磁性シートの厚みは、50～500 μmであることが好ましく、より好ましくは75～300 μmである。この厚みが50 μm未満である場合には、成形部材として必要な強度が得られないことがある。一方、この厚みが500 μmを超える場合には、後述する成形材料層に所要の強度の磁場を作用させることが困難となることがある。

[0048] 次いで、図11に示すように、加圧ロール24および支持ロール25よりなる加圧ロール装置26を用い、一面側成形部材21および他面側成形部材22によって成形材料を挾圧することにより、当該一面側成形部材21と当該他面側成形部材22との間に所要の厚みの成形材料層20Aを形成する。この成形材料層20Aにおいては、図12に拡大して示すように、導電性粒子Pが均一に分散した状態である。

その後、図13に示すように、一面側成形部材21の裏面(図において上面)および他面側成形部材22の裏面(図において下面)に、例えば一対の電磁石27, 28を配置し、当該電磁石27, 28を作動させることにより、成形材料層20Aの厚み方向に平行磁場を作用させる。その結果、成形材料層20Aにおいては、当該成形材料層20A中に分散されている導電性粒子Pが、図14に示すように、面方向に分散された状態を維持しながら厚み方向に並ぶよう配向し、これにより、それぞれ厚み方向に伸びる複数の導電性粒子Pによる連鎖Cが、面方向に分散した状態で形成される。

そして、この状態において、成形材料層20Aを硬化処理することにより、弾性高分子物質中に導電性粒子Pが、厚み方向に並ぶよう配向した状態でかつ面方向に分散された状態で含有されてなる異方導電性エラストマーシート20が製造される。

[0049] 以上において、成形材料層20Aの硬化処理は、平行磁場を作用させたままの状態で行うこともできるが、平行磁場の作用を停止させた後に行うこともできる。

成形材料20Aに作用される平行磁場の強度は、平均で0.02～1.5テスラとなる大きさが好ましい。

また、成形材料層20Aに平行磁場を作用させる手段としては、電磁石の代わりに永久磁石を用いることもできる。永久磁石としては、上記の範囲の平行磁場の強度が得られる点で、アルニコ(Fe-Al-Ni-Co系合金)、フェライトなどよりなるものが好まし

い。

成形材料層20Aの硬化処理は、使用される材料によって適宜選定されるが、通常、加熱処理によって行われる。具体的な加熱温度および加熱時間は、成形材料層20Aを構成する高分子物質用材料などの種類、導電性粒子Pの移動に要する時間などを考慮して適宜選定される。

[0050] このような方法によれば、一面側成形部材21における成形材料層20Aに接する成形面21Sが、製造すべき異方導電性エラストマーシート20の一面における表面粗さに対応して粗面化処理されていると共に、他面側成形部材22における成形材料層20Aに接する成形面が、製造すべき異方導電性エラストマーシート20の他面における表面粗さに対応して平坦面とされているため、硬化処理によって得られる異方導電性エラストマーシート20は、粗面とされた一面を有し、平坦面とされた他面を有するものとなる。従って、異方導電性エラストマーシート20自体に粗面化処理を施すこと、すなわち異方導電性エラストマーシートに後処理を施すことが不要となるため、異方導電性エラストマーシート20を簡単な工程により容易に製造することができ、しかも、後処理を施すことによる異方導電性エラストマーシート20への悪影響を回避することができる。

[0051] また、一面側成形部材21として、成形面21Sが粗面化処理された非磁性体により形成されてなるものを用いることにより、成形材料層20Aに対して面方向において均一な強度の磁場を作作用させることができる。すなわち、一面側成形部材21における粗面化処理された成形面21Sの凸部Tの位置に凹部Hの位置よりも大きい強度の磁場が形成されることができないため、成形材料層20Aに磁場を作作用させたときには、一面側成形部材21における成形面21Sの凸部Tの位置に、導電性粒子Pの連鎖Cが選択的に形成されることが回避される。その結果、得られる異方導電性エラストマーシート20においては、導電性粒子Pの連鎖Cは、当該異方導電性エラストマーシート20の粗面とされた一面における凹部Vの位置に選択的に形成されることがなく、当該異方導電性エラストマーシート20の面方向に分散した状態で形成され、これにより、異方導電性エラストマーシート20の一面における凸部Dの位置にも導電性粒子Pの連鎖Cが確実に存在することとなる。そのため、異方導電性エラストマーシート20の

一面における凸部Dのみが加圧された状態であっても、当該異方導電性エラストマーシート20の厚み方向に導電性が得られる。従って、小さい加圧力で高い導電性を示す異方導電性エラストマーシート20が得られる。

また、一面側成形部材21および他面側成形部材22として、樹脂フィルム等の非磁性フィルムよりなるものを用いることにより、金型等の高価な成形部材を用いる場合に比して、製造コストの低減化を図ることができる。

[0052] 以上において、一面側成形部材20として磁性体よりなるものを用いる場合には、図15に示すように、成形材料層20Aにその厚み方向に磁場を作用させたときには、一面側成形部材21の成形面21Sにおける凸部Tが位置する部分にそれ以外の部分、特に凹部Hが位置する部分よりも大きい強度を有する磁場が形成されるため、当該凸部Tが位置する部分に導電性粒子Pが集合して当該導電性粒子Pの連鎖Cが形成される。そして、図16に示すように、得られる異方導電性エラストマーシート20においては、導電性粒子Pの連鎖Cが、粗面とされた一面における凹部Vの位置に選択的に形成された状態となる。その結果、当該異方導電性エラストマーシート20の一面における凸部Dの位置には、導電性粒子Pが全く或いは殆ど存在しないため、当該異方導電性エラストマーシート20の一面における凸部Dのみが加圧された状態では、その厚み方向に導電性が得られず、従って、十分な導電性を得るために大きい加圧力が必要となる。

[0053] 上記の第1の例の回路基板検査用アダプター10においては、適宜の搬送機構によって検査装置における検査実行領域に搬送された被検査回路基板を、異方導電性エラストマーシート20によって押圧することにより、当該異方導電性エラストマーシート20が被検査回路基板と接続用配線板11とにより挟圧された状態となり、その結果、異方導電性エラストマーシート20においては、被検査回路基板の被検査電極と接続用配線板11の接続電極13との間に導電性粒子Pの連鎖による導電路が形成され、これにより、被検査回路基板の被検査電極と接続用配線板11の接続電極13との電気的接続が達成され、この状態で、当該被検査回路基板について所要の電気的検査が行われる。

そして、被検査回路基板の電気的検査が終了した後、この被検査回路基板が検査

実行領域から適宜の場所に搬送されると共に、別の被検査回路基板が検査実行領域に搬送され、当該被検査回路基板について、上記の操作を繰り返すことによって電気的検査が行われる。

[0054] このような第1の例の回路基板検査用アダプター10によれば、異方導電性エラストマーシート20における被検査回路基板に接触される一面がその表面粗さが特定の範囲にある粗面とされていることにより、被検査回路基板に対する加圧が解除されたときには、被検査回路基板と異方導電性エラストマーシート20との接触面積が小さいため、異方導電性エラストマーシート20を形成する弹性高分子物質が有する粘着性が抑制され、これにより、当該異方導電性エラストマーシート20が被検査回路基板に接着することを防止または抑制することができる。

しかも、異方導電性エラストマーシート20における接続用配線板11に接する他面がその表面粗さが小さい平坦面とされ、かつ、接続用配線板11はその表面に表面粗さが小さい絶縁層17を有するため、被検査回路基板に対する加圧が解除されたときにも、接続用配線板11と異方導電性エラストマーシート20との接触面積が大きくて両者の密着性が高いものとなるため、異方導電性エラストマーシート20を形成する弹性高分子物質が有する粘着性が十分に発揮される結果、異方導電性エラストマーシート20が接続用配線板11に確実に保持され、これにより、接続用配線板11からの異方導電性エラストマーシート20の離脱を防止することができる。

従って、多数の被検査回路基板の電気的検査を連続して行った場合でも、検査作業を円滑に遂行することができる。

また、異方導電性エラストマーシート20は、接続用配線板11に対して着脱自在に設けられているため、異方導電性エラストマーシート20に故障が生じたときにも、当該異方導電性エラストマーシート20を新たなものに容易に交換することができる。

また、固定器具によって異方導電性エラストマーシート20を接続用配線板11に機械的に固定することが不要であるため、異方導電性エラストマーシート20に固定手段による損傷が生じることを回避することができ、これにより、異方導電性エラストマーシート20本来の使用寿命が得られる。

[0055] また、導電性粒子Pによる連鎖Cは、異方導電性エラストマーシート20の面方向に

分散した状態で形成されており、当該異方導電性エラストマーシート20の一面における凸部の位置にも確実に存在するため、被接続体における被接続電極によって異方導電性エラストマーシート20の一面における凸部Dのみが加圧された状態であっても、当該異方導電性エラストマーシート20には、その厚み方向に導電性が得られ、従って、小さい加圧力で高い導電性が得られる。

[0056] 図17は、本発明に係る回路基板検査用アダプターの第2の例における構成を示す説明用断面図である。この回路基板検査用アダプター10は、被検査回路基板について、各配線パターンの電気抵抗測定試験を行うために用いられるものであって、接続用配線板11と、この接続用配線板11の表面(図17において上面)に着脱自在に設けられた異方導電性エラストマーシート20とを有する。

[0057] 接続用配線板11は、多層構造の絶縁性基板12を有し、この絶縁性基板12の表面(図17において上面)には、図18にも示すように、それぞれ同一の被検査電極に電気的に接続される互いに離間して配置された一対の電流供給用接続電極14aおよび電圧測定用接続電極14bからなる複数の接続電極組14が形成されている。これらの電流供給用接続電極14aおよび電圧測定用接続電極14bからなる接続電極組14は、被検査回路基板の被検査電極のパターンに対応するパターンに従って配置されている。また、絶縁性基板12の表面には、各接続電極組14における電流供給用接続電極14aおよび電圧測定用接続電極14bが露出するよう絶縁層17が形成されている。一方、絶縁性基板12の裏面(図17において下面)には、検査電極装置における検査電極に電気的に接続される複数の端子電極15が形成されている。これらの端子電極15は、検査電極装置における多数の検査電極の中から選択された複数の検査電極のパターンに対応するパターンに従って配置されており、例えばピッチが2.54mm、1.8mm、1.27mm、1.06mm、0.8mm、0.75mm、0.5mm、0.45mm、0.3mmまたは0.2mmの格子点位置に配置されている。また、絶縁性基板12の裏面には、端子電極15の各々が露出するよう絶縁層18が形成されている。そして、電流供給用接続電極14aの各々および電圧測定用接続電極14bの各々は、絶縁性基板12の表面に形成されたパターン配線部16a、絶縁性基板12の厚み方向に貫通して伸びるバイアホール16b、および絶縁性基板12の層間に形成された層

間パターン配線部16cよりなる内部配線16によって、適宜の端子電極15に電気的に接続されている。一方、その他は、第1の例の回路基板検査用アダプター10における接続用配線板11と基本的に同様の構成である。

また、異方導電性エラストマーシート20は、第1の例の回路基板検査用アダプター10における異方導電性エラストマーシート20と基本的に同様の構成である。

[0058] 上記の第2の例の回路基板検査用アダプター10においては、適宜の搬送機構によって検査装置における検査実行領域に搬送された被検査回路基板を、異方導電性エラストマーシート20によって押圧することにより、当該異方導電性エラストマーシート20が被検査回路基板と接続用配線板11とにより挟圧された状態となり、その結果、異方導電性エラストマーシート20においては、被検査回路基板の被検査電極と接続用配線板11の接続電極組14における電流供給用電極14aおよび電圧測定用電極14bの各々との間に導電性粒子Pの連鎖による導電路が形成され、これにより、被検査回路基板における一の被検査電極に対して一の接続電極組14における電流供給用接続電極14aおよび電圧測定用接続電極14bの両方が同時に電気的に接続され、この状態で、当該被検査回路基板について所要の電気的検査すなわち各配線パターンの電気抵抗測定が行われる。

そして、被検査回路基板の電気的検査が終了した後、この被検査回路基板が検査実行領域Rから適宜の場所に搬送されると共に、別の被検査回路基板が検査実行領域Rに搬送され、当該被検査回路基板について、上記の操作を繰り返すことによって電気的検査が行われる。

[0059] このような第2の例の回路基板検査用アダプター10によれば、第1の例の回路基板検査用アダプター10と同様の効果が得られる。すなわち、異方導電性エラストマーシート20が被検査回路基板に接着することを防止または抑制することができ、しかも、接続用配線板11からの異方導電性エラストマーシート20の離脱を防止することができ、従って、多数の被検査回路基板の電気的検査を連続して行った場合でも、検査作業を円滑に遂行することができる。また、異方導電性エラストマーシート20に故障が生じたときにも、当該異方導電性エラストマーシート20を新たななものに容易に交換することができ、また、異方導電性エラストマーシート20本来の使用寿命を得ることができ

でき、更に、小さい加圧力で高い導電性が得られる。

[0060] 図19は、本発明に係る回路基板検査装置の第1の例における構成を示す説明図である。この回路基板検査装置は、両面に被検査電極2, 3を有する被検査回路基板1について、例えばオープン・ショート試験を行うためのものである。

この回路基板検査装置においては、被検査回路基板1が水平に配置される検査実行領域Rの上方に、上部側検査用治具30が設けられ、この上部側検査用治具30の上方には、当該上部側検査用治具30を支持する上部側支持機構45が設けられている。一方、検査実行領域Rの下方には、下部側検査用治具50が設けられ、この下部側検査用治具50の下方には、当該下部側検査用治具50を支持する下部側支持機構65が設けられている。

[0061] 上部側支持機構45は、矩形の板状の基台46と、この基台46の表面(図19において下面)から下方に伸びる複数の支持ピン47により構成され、支持ピン47の各々の先端に、上部側検査用治具30が支持されている。また、基台47には、テスター(図示省略)に接続されたコネクター48が設けられている。

下部側支持機構65は、矩形の板状の基台66と、この基台66の表面(図19において上面)から上方に伸びる複数の支持ピン67により構成され、支持ピン67の各々の先端に、下部側検査用治具50が支持されている。また基台67には、テスター(図示省略)に接続されたコネクター68が設けられている。

[0062] 上部側検査用治具30は、検査電極装置40の表面(図19において下面)上に、異方導電性エラストマーシート35を介して図1に示す構成の回路基板検査用アダプター(以下、単に「アダプター」ともいう。)10が配置されて構成されている。このアダプター10の接続用配線板11における接続電極13は、被検査回路基板1の一面側の被検査電極(以下、「一面側検査用電極」ともいう。)2のパターンに対応するパターンに従って配置されている。なお、図19においては、絶縁層17, 18を透視して接続電極13および端子電極15を図示している。

検査電極装置40は、それぞれ金属よりなる多数のピン状の検査電極41と、これらの検査電極41を垂直に支持する検査電極支持板42により構成されており、検査電極41は、例えばピッチが2. 54mm、1. 8mm、1. 27mm、1. 06mm、0. 8mm、

0. 75mm、0. 5mm、0. 45mm、0. 3mmまたは0. 2mmの格子点位置に従って配列されている。検査電極41の各々は、その基端(図19において上端)に設けられた電線Wを介して、上部側支持機構45の基台46に設けられたコネクター48に電気的に接続されている。

異方導電性エラストマーシート35としては、アダプター10における接続用配線板11の端子電極15と、検査電極装置40の検査電極41との所要の電気的接続が達成されるものではあれば、特に限定されず、従来公知の分散型異方導電性エラストマーシートまたは偏在型異方導電性エラストマーシートを用いることができる。異方導電性エラストマーシート35の厚みは、50～500 μ mであることが好ましく、より好ましくは100～300 μ mである。

[0063] 下部側検査用治具50は、検査電極装置60の表面(図19において上面)上に、異方導電性エラストマーシート55を介して図1に示す構成のアダプター10が配置されて構成されている。このアダプター10の接続用配線板11における接続電極13は、被検査回路基板1の他面側の被検査電極(以下、「他面側被検査電極」ともいう。)3のパターンに対応するパターンに従って配置されている。なお、図19においては、絶縁層17、18を透視して接続電極13および端子電極15を図示している。

検査電極装置60は、それぞれ金属よりなる多数のピン状の検査電極61と、これらの検査電極61を垂直に支持する検査電極支持板62により構成されており、検査電極61は、例えばピッチが2. 54mm、1. 8mm、1. 27mm、1. 06mm、0. 8mm、0. 75mm、0. 5mm、0. 45mm、0. 3mmまたは0. 2mmの格子点位置に従って配列されている。検査電極61の各々は、その基端(図19において下端)に設けられた電線Wを介して、下部側支持機構65の基台66に設けられたコネクター68に電気的に接続されている。

異方導電性エラストマーシート55としては、アダプター10における接続用配線板11の端子電極15と、検査電極装置60の検査電極61との所要の電気的接続が達成されるものではあれば、特に限定されず、従来公知の分散型異方導電性エラストマーシートまたは偏在型異方導電性エラストマーシートを用いることができる。異方導電性エラストマーシート55の厚みは、50～500 μ mであることが好ましく、より好ましくは1

00～300 μ mである。

[0064] このような回路基板検査装置においては、次のようにして被検査回路基板1の電気的検査が行われる。

先ず、適宜の搬送機構(図示省略)によって、被検査回路基板1が検査実行領域Rに位置合わせされて配置される。具体的には、被検査回路基板1は、その一面側被検査電極2の各々が上部側検査用治具30における接続用回路基板11の接続電極13の各々の直下位置に位置され、かつ、その他面側被検査電極3の各々が下部側検査用治具50における接続用回路基板11の接続電極13の各々の直上位置に位置されるよう配置される。ここで、搬送機構としては、搬送ベルトおよびガイドレールを有するレール搬送型のものを好ましく用いることができる。

[0065] 次いで、例えば下部側支持機構65を上方に移動させて下部側検査用治具50を上部側検査用治具30に接近する方向(図示の例では上方)に移動させることにより、被検査回路基板1に、上部側検査用治具30のアダプター10および下部側検査用治具50のアダプター10の各々を圧接させる。その結果、上部側検査用治具30においては、アダプター10における異方導電性エラストマーシート20が、被検査回路基板1と接続用配線板11とに挟圧された状態となり、これにより、被検査回路基板1の一面側被検査電極2に接続用配線板11の接続電極13が電気的に接続される。また、異方導電性エラストマーシート35が、接続用配線板11と検査電極装置40とに挟圧された状態となり、これにより、接続用配線板11の端子電極15に検査電極装置40の検査電極41が電気的に接続される。一方、下部側検査用治具50においては、アダプター10における異方導電性エラストマーシート20が、被検査回路基板1と接続用配線板11とに挟圧された状態となり、これにより、被検査回路基板1の他面側被検査電極3に接続用配線板11の接続電極13が電気的に接続される。また、異方導電性エラストマーシート55が、接続用配線板11と検査電極装置60とに挟圧された状態となり、これにより、接続用配線板11の端子電極15に検査電極装置60の検査電極61が電気的に接続される。

[0066] このようにして、被検査回路基板1の一面側被検査電極2の各々が、上部側検査用治具30におけるアダプター10、異方導電性エラストマーシート35および検査電極裝

置40を介してテスターに電気的に接続され、被検査回路基板1の他面側被検査電極3の各々が、下部側検査用治具50におけるアダプター10、異方導電性エラストマーシート35および検査電極装置40を介してテスターに電気的に接続される。この状態が検査可能状態である。

そして、この検査可能状態において、被検査回路基板1について所要の電気的検査が行われる。この被検査回路基板1の電気的検査が終了した後、例えば下部側支持機構65を下方に移動させて下部側検査用治具50を上部側検査用治具30から離間する方向(図示の例では下方)に移動させることにより、検査可能状態を解除し、搬送機構によって当該被検査回路基板1が検査実行領域Rから適宜の場所に搬送されると共に、別の被検査回路基板が検査実行領域Rに搬送され、当該被検査回路基板について、上記の操作を繰り返すことによって電気的検査が行われる。

[0067] このような回路基板検査装置によれば、多数の被検査回路基板1の電気的検査を連続して行った場合でも、検査作業を円滑に遂行することができ、また、アダプター10における異方導電性エラストマーシート20に故障が生じたときにも、当該異方導電性エラストマーシート20を新たなものに容易に交換することができ、また、異方導電性エラストマーシート20本来の使用寿命を得ることができる。

[0068] 図20は、本発明に係る回路基板検査装置の第2の例における構成を示す説明図である。この回路基板検査装置は、両面に被検査電極2, 3を有する被検査回路基板1について、各配線パターンの電気抵抗測定試験を行うためのものである。

この回路基板検査装置においては、被検査回路基板1が水平に配置される検査実行領域Rの上方に、上部側検査用治具30が設けられ、この上部側検査用治具30の上方には、当該上部側検査用治具30を支持する上部側支持機構45が設けられている。一方、検査実行領域Rの下方には、下部側検査用治具50が設けられ、この下部側検査用治具50の下方には、当該下部側検査用治具50を支持する下部側支持機構65が設けられている。上部側支持機構45および下部側支持機構65は、第1の例の回路基板検査装置における上部側支持機構45および下部側支持機構65と基本的に同様の構成である。

[0069] 上部側検査用治具30は、検査電極装置40の表面(図20において下面)上に、異

方導電性エラストマーシート35を介して図17に示す構成のアダプター10が配置されて構成されている。このアダプター10の接続用配線板11における接続電極組14は、被検査回路基板1の一面側被検査電極2のパターンに対応するパターンに従って配置されている。なお、図20においては、絶縁層17, 18を透視して接続電極組14の電流供給用接続電極14aおよび電圧測定用接続電極14b並びに端子電極15を図示している。検査電極装置40および異方導電性エラストマーシート35は、第1の例の回路基板検査装置の上部側検査用治具30における検査電極装置40および異方導電性エラストマーシート35と基本的に同様の構成である。

下部側検査用治具50は、検査電極装置60の表面(図20において上面)上に、異方導電性エラストマーシート55を介して図17に示す構成のアダプター10が配置されて構成されている。このアダプター10の接続用配線板11における接続電極組14は、被検査回路基板1の他面側被検査電極3のパターンに対応するパターンに従って配置されている。なお、図20においては、絶縁層17, 18を透視して接続電極組14の電流供給用接続電極14aおよび電圧測定用接続電極14b並びに端子電極15を図示している。検査電極装置60および異方導電性エラストマーシート55は、第1の例の回路基板検査装置の下部側検査用治具50における検査電極装置60および異方導電性エラストマーシート55と基本的に同様の構成である。

[0070] このような回路基板検査装置においては、次のようにして被検査回路基板1の電気的検査が行われる。

先ず、適宜の搬送機構(図示省略)によって、被検査回路基板1が検査実行領域Rに位置合わせられて配置される。具体的には、被検査回路基板1は、その一面側被検査電極2の各々が上部側検査用治具30における接続用回路基板11の接続電極組14の各々の直下位置に位置され、かつ、その他面側被検査電極3の各々が下部側検査用治具50における接続用回路基板11の接続電極組14の各々の直上位置に位置されるよう配置される。ここで、搬送機構としては、搬送ベルトおよびガイドレールを有するレール搬送型のものを好ましく用いることができる。

[0071] 次いで、例えば下部側支持機構65を上方に移動させて下部側検査用治具50を上部側検査用治具30に接近する方向(図示の例では上方)に移動させることにより、被

検査回路基板1に、上部側検査用治具30のアダプター10および下部側検査用治具50のアダプター10の各々を圧接させる。その結果、上部側検査用治具30においては、アダプター10における異方導電性エラストマーシート20が、被検査回路基板1と接続用配線板11とに挟圧された状態となり、これにより、被検査回路基板1の一面側被検査電極2が接続用配線板11の接続電極組14における電流供給用接続電極14aおよび電圧測定用接続電極14bの両方に電気的に接続される。また、異方導電性エラストマーシート35が、接続用配線板11と検査電極装置40とに挟圧された状態となり、これにより、接続用配線板11の端子電極15が検査電極装置40の検査電極41に電気的に接続される。一方、下部側検査用治具50においては、アダプター10における異方導電性エラストマーシート20が、被検査回路基板1と接続用配線板11とに挟圧された状態となり、これにより、被検査回路基板1の他面側被検査電極3が接続用配線板11の接続電極14における電流供給用接続電極14aおよび電圧測定用接続電極14bの両方に電気的に接続される。また、異方導電性エラストマーシート55が、接続用配線板11と検査電極装置60とに挟圧された状態となり、これにより、接続用配線板11の端子電極15が検査電極装置60の検査電極61に電気的に接続される。

[0072] このようにして、被検査回路基板1の一面側被検査電極2の各々が、上部側検査用治具30におけるアダプター10、異方導電性エラストマーシート35および検査電極装置40を介してテスターに電気的に接続され、被検査回路基板1の他面側被検査電極3の各々が、下部側検査用治具50におけるアダプター10、異方導電性エラストマーシート35および検査電極装置40を介してテスターに電気的に接続される。この状態が検査可能状態である。

そして、この検査可能状態において、被検査回路基板1について所要の電気的検査が行われる。具体的には、上部側検査用治具30のアダプター10における接続用配線板11の電流供給用電極14aと下部側検査用治具50のアダプター10における接続用配線板11の電流供給用電極14aとの間に一定の値の電流が供給されると共に、上部側検査用治具30のアダプター10における接続用配線板11の複数の電圧測定用電極14bの中から1つを指定し、当該指定された1つの電圧測定用接続電極

14bと、当該電圧測定用接続電極14bに電気的に接続された一面側被検査電極2に対応する他面側被検査電極3に電気的に接続された、下部側検査用治具50のアダプター10における接続用配線板11の電圧測定用接続電極14bとの間の電圧が測定され、得られた電圧値に基づいて、当該指定された1つの電圧測定用接続電極14bに電気的に接続された一面側被検査電極2とこれに対応する他面側被検査電極3との間に形成された配線パターンの電気抵抗値が取得される。そして、指定する電圧測定用接続電極14bを順次変更することにより、全ての一面側被検査電極2とこれらに対応する他面側被検査電極3との間に形成された配線パターンの電気抵抗の測定が行われる。

このようにして被検査回路基板1の電気的検査が終了した後、例えば下部側支持機構65を下方に移動させて下部側検査用治具50を上部側検査用治具30から離間する方向(図示の例では下方)に移動させることにより、検査可能状態を解除し、搬送機構によって当該被検査回路基板1が検査実行領域Rから適宜の場所に搬送されると共に、別の被検査回路基板が検査実行領域Rに搬送され、当該被検査回路基板について、上記の操作を繰り返すことによって電気的検査が行われる。

[0073] このような回路基板検査装置によれば、多数の被検査回路基板1の電気的検査を連続して行った場合でも、検査作業を円滑に遂行することができ、また、アダプター10における異方導電性エラストマーシート20に故障が生じたときにも、当該異方導電性エラストマーシート20を新たなものに容易に交換することができ、また、異方導電性エラストマーシート20本来の使用寿命を得ることができる。

[0074] 本発明は、上記の実施の形態に限定されず、以下のような種々の変更を加えることが可能である。

例えば回路基板検査用アダプター10における異方導電性エラストマーシート20は、図1に示すような分散型異方導電性エラストマーシートに限られず、導電性粒子Pが密に充填された、厚み方向に伸びる多数の導電路形成部と、これらを相互に絶縁する、導電性粒子Pが全く或いは殆ど存在しない絶縁部とが形成されてなる、偏在型異方導電性エラストマーシートであってもよい。

また、回路基板検査装置は、本発明に係る回路基板検査用アダプターを有するも

のであれば、種々の構成を採用することができる。

[0075] また、図21に示すように、接続用配線板11における接続電極13は、絶縁層17の表面から突出するよう形成されていてもよい。

このような構成においては、接続電極13における絶縁層17からの突出高さは、 $10\text{ }\mu\text{m}$ 以下であることが好ましく、より好ましくは、 $70\text{ }\mu\text{m}$ 以下である。この突出高さが過大である場合には、当該接続電極13が障害となって、接続用配線板11に対する異方導電性エラストマーシート20の密着性が不十分なものとなるため、接続用配線板11からの異方導電性エラストマーシート20の離脱を防止することが困難となり、また、繰り返して使用したときに、当該接続電極13に損傷が生じやすく、長い使用寿命を得ることが困難となる。

[0076] このような接続用配線板11は、以下のようにして製造することができる。

先ず、図3に示すように、平板状の絶縁性基板12の両面に金属薄層13A, 15Aが積層されてなる積層材料を用意し、この積層材料に対し、図4に示すように、形成すべき端子電極15のパターンに対応するパターンに従って当該積層材料の厚み方向に貫通する複数の貫通孔16Hを形成し、更に、積層材料に形成された貫通孔16H内に、無電解メッキ処理および電解メッキ処理を施すことによって、図5に示すように、金属薄層13A, 15Aの各々に連結されたバイアホール16bを形成する。

次いで、絶縁性基板12の表面に形成された金属薄層13Aに対してフォトエッチング処理を施すことにより、図22に示すように、絶縁性基板12の表面に複数の接続電極基層13Bおよび当該接続電極基層13Bとバイアホール16bとを電気的に接続するパターン配線部16aを形成する。ここで、フォトエッチング処理を行う際には、予め、絶縁性基板12の裏面に形成された金属薄層15Aを覆うよう、保護シール19が配置される。その後、図23に示すように、絶縁性基板12の表面に、接続電極基層13Bの各々が露出するよう、絶縁層17を形成する。そして、絶縁性基板12の裏面に形成された金属薄層15Aを共通の電極として用い、接続電極基層13Bの各々に対して電解メッキ処理を施すことにより、図24に示すように、絶縁層17の表面から突出する接続電極13を形成する。

次いで、金属薄層15A上から保護シール19を除去し、その後、当該金属薄層15

Aに対してフォトエッチング処理を施すことにより、図25に示すように、絶縁性基板12の裏面に、それぞれバイアホール16bに電気的に接続された複数の端子電極15を形成する。そして、図26に示すように、絶縁性基板12の裏面に、端子電極15の各々が露出するよう、絶縁層18を形成することにより、接続用配線板11が得られる。

実施例

[0077] 以下、本発明の具体的な実施例について説明するが、本発明はこれらに限定されるものではない。

また、以下の実施例および比較例において、表面粗さの値は、ザイゴ社製の3次元表面構造解析顕微鏡「New View 200」を用い、JIS B0601による中心平均粗さRaを、カットオフ値0.8mm、測定長さ0.25mmの条件で測定した値を示す。

[0078] [評価用回路基板]

下記の仕様の評価用回路基板を用意した。

寸法:100mm(縦)×100mm(横)×0.8mm(厚み),

上面側の被検査電極の数:7312個,

上面側の被検査電極の径:0.3mm,

上面側の被検査電極の最小配置ピッチ:0.4mm,

下面側の被検査電極の数:3784,

下面側の被検査電極の径:0.3mm,

下面側の被検査電極の最小配置ピッチ:0.4mm

[0079] <実施例1>

図19および図21に示す構成に従い、以下のようにして、レール搬送型回路基板自動検査機(日本電産リード社製、品名:STARREC V5)の検査部に適合する、上記評価用回路基板を検査するための回路基板検査装置を作製した。

[0080] [回路基板検査用アダプター(10)]

(1)異方導電性エラストマーシート(20):

二液型の付加型液状シリコーンゴムのA液とB液とを等量となる割合で混合した。この混合物100重量部に平均粒子径が $20\mu\text{m}$ の導電性粒子100重量部を添加して混合した後、減圧による脱泡処理を行うことにより、成形材料を調製した。

以上において、付加型液状シリコーンゴムとしては、A液およびB液の粘度がそれぞれ500Pで、その硬化物の150°Cにおける圧縮永久歪(JIS K 6249に準拠した測定方法)が6%、23°Cにおける引き裂き強度(JIS K 6249に準拠した測定方法)が25kN/mのものを用いた。

また、導電性粒子としては、ニッケル粒子を芯粒子とし、この芯粒子に無電解金メッキが施されてなるもの(平均被覆量:芯粒子の重量の5重量%となる量)を用いた。

[0081] 他面側成形部材の成形面上に、120mm×200mmの矩形の開口を有する、厚みが0.08mmの枠状のスペーサーを配置した後、スペーサーの開口内に、調製した成形材料を塗布し、この成形材料上に一面側成形部材をその成形面が成形材料に接するよう配置した。

以上において、一面側成形部材としては、厚みが0.1mmのポリエステル樹脂シート(東レ社製、品名「マットルミラーS10」)を、その非光沢面(表面粗さが1μm)を成形面として使用し、他面側成形部材としては、厚みが0.1mmのポリエステル樹脂シート(東レ社製、品名「マットルミラーS10」)を、その光沢面(表面粗さが0.04μm)を成形面として使用した。

その後、加圧ロールおよび支持ロールよりなる加圧ロール装置を用い、一面側成形部材および他面側成形部材によって成形材料を挟圧することにより、当該一面側成形部材と当該他面側成形部材との間に厚みが0.08mmの成形材料層を形成した。

そして、一面側成形部材および他面側成形部材の各々の裏面に電磁石を配置し、成形材料層に対してその厚み方向に0.3Tの平行磁場を作用させながら、120°C、30分間の条件で成形材料層の硬化処理を行うことにより、厚みが0.1mmの矩形の異方導電性エラストマーシートを製造した。

得られた異方導電性エラストマーシートは、その一面における表面粗さが1.4μmで、その他面における表面粗さが0.12μmで、導電性粒子の割合が体積分率で12%であった。この異方導電性エラストマーシートを「異方導電性エラストマーシート(a)」とする。

[0082] (2)接続用配線板(11):

ガラス繊維補強型エポキシ樹脂よりなる絶縁性基板の両面全面に、厚みが18μm

の銅よりなる金属薄層が形成されてなる積層材料(松下電工社製, 品名:R-1766)に、数値制御型ドリリング装置によって、それぞれ積層材料の厚み方向に貫通する直径0.2mmの円形の貫通孔を合計で7312個形成した。その後、貫通孔が形成された積層材料に対して、EDTAタイプ銅メッキ液を用いて無電解メッキ処理を施すことにより、各貫通孔の内壁に銅メッキ層を形成し、更に、硫酸銅メッキ液を用いて電解銅メッキ処理を施すことにより、各貫通孔内に、当該積層材料における各金属薄層を互いに電気的に接続する、肉厚が約 $10\mu\text{m}$ の円筒状のバイアホールを形成した。

次いで、積層材料における一面側の金属薄層上に、厚みが $25\mu\text{m}$ のドライフィルムレジスト(東京応化製, 品名:FP-225)をラミネートしてレジスト層を形成すると共に、当該積層材料における他面側の金属薄層上に保護シールを配置した。その後、このレジスト層上にフォトマスクフィルムを配置し、当該レジスト層に対して、平行光露光機(オーク製作所製)を用いて露光処理を施した後、現像処理を行う施すことにより、積層材料における一面側の金属薄層上に、エッチング用のレジストパターンを形成した。そして、積層材料における一面側の金属薄層に対してエッチング処理を施すことにより、絶縁性基板の表面に、上記評価用回路基板の上面側の被検査電極のパターンに対応するパターンに従って配置された、それぞれ直径が $200\mu\text{m}$ の7312個の接続電極基層と、各接続電極基層とバイアホールとを電気的に接続する線幅が $100\mu\text{m}$ のパターン配線部を形成し、その後、レジストパターンを除去した。

次いで、接続電極用基層およびパターン配線部が形成された絶縁性基板の表面に、厚みが $25\mu\text{m}$ のドライフィルムソルダーレジスト(日立化成製, 品名:SR-2300G)をラミネートして絶縁層を形成し、この絶縁層上にフォトマスクフィルムを配置し、その後、当該絶縁層に対して、平行光露光機(オーク製作所製)を用いて露光処理を施した後、現像処理を行う施すことにより、接続電極基層の各々を露出する、それぞれ直径が $200\mu\text{m}$ の7312個の開口を形成した。そして、硫酸銅メッキ液を用い、積層材料における他面側の金属薄層を共通電極として用い、接続電極基層の各々に対して電解銅メッキ処理を施すことにより、それぞれ絶縁層の表面から突出する7312個の接続電極を形成した。

[0083] 次いで、積層材料における他面側の金属薄層上に形成された保護シールを除去し

、当該他面側の金属薄層上に、厚みが $25\mu\text{m}$ のドライフィルムレジスト(東京応化製，品名:FP-225)をラミネートしてレジスト層を形成した。その後、このレジスト層上にフォトマスクフィルムを配置し、当該レジスト層に対して、平行光露光機(オーク製作所製)を用いて露光処理を施した後、現像処理を行うことにより、積層材料における一面側の金属薄層上に、エッチング用のレジストパターンを形成した。そして、積層材料における他面側の金属薄層に対してエッチング処理を施すことにより、絶縁性基板の裏面に、格子点位置に従って配置された7312個の端子電極と、各端子電極とバイアホールとを電気的に接続するパターン配線部を形成し、その後、レジストパターンを除去した。

次いで、端子電極およびパターン配線部が形成された絶縁性基板の裏面に、厚みが $38\mu\text{m}$ のドライフィルムソルダーレジスト(ニチゴーモートン製，品名:コンフォマスク2015)をラミネートして絶縁層を形成し、この絶縁層上にフォトマスクフィルムを配置し、その後、当該絶縁層に対して、平行光露光機(オーク製作所製)を用いて露光処理を施した後、現像処理を行うことにより、接続電極基層の各々を露出する、それぞれ直径が 0.4mm の7312個の開口を形成した。

[0084] 以上のようにして、上部側検査用治具用の接続用配線板を作製した。この接続用配線板は、縦横の寸法が $120\text{mm} \times 160\text{mm}$ 、厚みが 0.5mm 、接続電極における絶縁層の表面に露出した部分の直径が約 $300\mu\text{m}$ 、接続電極における絶縁層の表面からの突出高さが約 $25\mu\text{m}$ 、接続電極の最小配置ピッチが 0.4mm 、端子電極の直径が 0.4mm 、端子電極の配置ピッチが 0.45mm であり、表面(接続電極が形成された面)側の絶縁層の表面粗さが $0.02\mu\text{m}$ のものである。

そして、この接続用配線板の表面に、上記の異方導電性エラストマーシート(a)を配置することにより、上部側の回路基板検査用アダプター(以下、「上部側アダプター」ともいう。)を構成した。

[0085] また、上記と同様にして、表面に3784個の接続電極を有すると共に裏面に3784個の端子電極を有する、下部側検査用治具用の接続用配線板を作製した。この接続用配線板は、縦横の寸法が $120\text{mm} \times 160\text{mm}$ 、厚みが 0.5mm 、接続電極における絶縁層の表面に露出した部分の直径が約 $300\mu\text{m}$ 、接続電極における絶縁層

の表面からの突出高さが約 $25\mu\text{m}$ 、接続電極の最小配置ピッチが 0.4mm 、端子電極の直径が 0.4mm 、端子電極の配置ピッチが 0.45mm であり、表面(接続電極が形成された面)側の絶縁層の表面粗さが $0.02\mu\text{m}$ のものである。

そして、この接続用配線板の表面に、上記の異方導電性エラストマーシート(a)を配置することにより、下部側の回路基板検査用アダプター(以下、「下部側アダプター」ともいう。)を構成した。

[0086] [異方導電性エラストマーシート(35, 55)]

回路基板検査用アダプターと検査電極装置との間に配置される異方導電性エラストマーシートとして、以下の仕様の偏在型異方導電性エラストマーシートを用いた。

この偏在型異方導電性エラストマーシートは、硬度が30のシリコーンゴムにより形成され、縦横の寸法が $110\text{mm} \times 110\text{mm}$ 、導電路形成部の厚みが 0.6mm 、導電路形成部の外径が 0.25mm 、導電路形成部の絶縁部からの突出高さがそれぞれ 0.05mm である。導電路形成部中には、導電性粒子が13体積%となる割合で含有されており、この導電性粒子はニッケル粒子の表面に金メッキされており、平均粒子径が $35\mu\text{m}$ のものである。

[0087] [検査電極装置(40, 60)]

下記の仕様の上部側の検査電極装置および下部側の検査電極装置を作製した。

上部側の検査電極装置は、ガラス繊維補強型エポキシ樹脂(日光化成社製、品名:ニコライト)よりなり、縦横の寸法が $200\text{mm} \times 346\text{mm}$ 、厚みが 10mm である検査電極支持板と、それぞれ直径が 0.35mm の7312個の検査電極とを有し、これらの検査電極は、ピッチが 0.45mm の格子点位置に従って配列されて検査電極支持板に支持されている。検査電極の各々は、電線によって、下記の上部側支持機構における基台に設けられたコネクターに電気的に接続されている。

下部側の検査電極装置は、ガラス繊維補強型エポキシ樹脂(日光化成社製、品名:ニコライト)よりなり、縦横の寸法が $200\text{mm} \times 346\text{mm}$ 、厚みが 10mm である検査電極支持板と、それぞれ直径が 0.35mm の3784個の検査電極とを有し、これらの検査電極は、ピッチが 0.45mm の格子点位置に従って配列されて検査電極支持板に支持されている。検査電極の各々は、電線によって、下記の下部側支持機構における

る基台に設けられたコネクターに電気的に接続されている。

[0088] [上部側支持機構(45)および下部側支持機構(65)]

上部側支持機構は、厚みが10mmの細糸布を含有するフェノール樹脂の積層板(住友ベークライト社製、商品名:スマライト)よりなる基台と、外径が10mmで全長67mmの10本の支持ピンとにより構成されている。

下部側支持機構は、厚みが10mmの細糸布を含有するフェノール樹脂の積層板(住友ベークライト社製、商品名:スマライト)よりなる基台と、外径が10mmで全長67mmの10本の支持ピンとにより構成されている。

[0089] [性能評価]

上記のレール搬送型回路基板自動検査機「STARREC V5」(日本電産リード社製)の検査部に装着し、下記の方法により、接続安定性試験および回路基板検査用アダプターにおける異方導電性エラストマーシートの剥離性試験を行った。

(1)接続安定性試験:

回路基板検査装置を、レール搬送型回路基板自動検査機「STARREC V5」(日本電産リード社製)に装着し、当該回路基板検査装置の検査領域に、上記の評価用回路基板をセットした。次いで、所定のプレス荷重で、評価用回路基板に対して加圧操作を行い、この状態で、当該評価用回路基板について、上部側アダプターにおける接続用配線板の接続電極と下部側アダプターにおける接続用配線板の接続電極との間において、1ミリアンペアの電流を印加したときの電気抵抗値を測定し、その後、評価用回路基板に対する加圧を解除した。この電気抵抗値を測定する操作を合計で10回行った。測定された電気抵抗値が 100Ω 以上となった検査点(以下、「NG検査点」ともいう。)を導通不良と判定し、総検査点数(評価用回路基板の上面側の被検査電極の総数)に対するNG検査点数の割合(以下、「NG検査点割合」ともいう。)を算出した。そして、このようなNG検査点割合を求める工程を、プレス荷重を100~250kgfの範囲内において段階的に変更して行うことにより、NG検査点割合が0.01%未満となる最小のプレス荷重を測定した。

回路基板検査装置においては、実用上、NG検査点割合が0.01%未満であることが必要とされている。NG検査点割合が0.01%以上である場合には、良品である被

検査回路基板を不良品であると判定する恐れがあるため、信頼性の高い回路基板の電気的検査を行うことが困難となる。

このようにして測定された最小のプレス荷重を「接続可能荷重」とする。この接続可能荷重は、その値が小さければ小さい程、接続安定性が高いことを示している。

そして、接続可能荷重が小さい程、小さい加圧力で被検査回路基板の電気的検査を行うことが可能であるため、検査時の加圧力による被検査回路基板、異方導電性エラストマーシートおよび接続用配線板などの構成部材の劣化を抑制することができると共に、検査装置の構成部材として加圧耐久強度の小さい部品を使用することが可能となり、検査装置の小型化および構造の簡略化を図ることができ、その結果、検査装置自体の耐久性の向上および検査装置の製造コストの低減化を達成することができる、という利点がある。

以上、結果を表1に示す。

[0090] (2) 剥離性試験：

上記の回路基板検査装置をレール搬送型回路基板自動検査機「STARREC V5」の検査部に装着した。次いで、評価用回路基板を、当該レール搬送型回路基板自動検査機「STARRECV5」によって、当該回路基板検査装置の検査領域に搬送し、評価用回路基板に対して、プレス荷重150kgfの条件で加圧操作を行い、この状態で、当該評価用回路基板について、上部側アダプターにおける接続用配線板の接続電極と下部側アダプターにおける接続用配線板の接続電極との間において、1ミリアンペアの電流を印加したときの電気抵抗値を測定し、その後、評価用回路基板に対する加圧を解除した。この電気抵抗値を測定する操作を合計で10回行い、その後、評価用回路基板を回路基板検査装置の検査領域から搬送した。そして、この工程を、100枚の評価用回路基板について行い、当該評価用回路基板を回路基板検査装置の検査領域から搬送したときに、異方導電性エラストマーシート(a)が接続用配線板から離脱して評価用回路基板に接着していた回数(以下、「搬送エラー回数」という。)を測定した。以上、結果を表1に示す。

[0091] <比較例1>

実施例1で作製した回路基板検査装置において、異方導電性エラストマーシート(a)

)の代わりに下記の異方導電性エラストマーシート(b)を用いて回路基板検査装置を構成し、実施例1と同様にして接続安定性試験および剥離性試験を行った。結果を表1に示す。

[0092] 異方導電性エラストマーシート(b)：

他面側成形部材の成形面上に、120mm×200mmの矩形の開口を有する、厚みが0.08mmの枠状のスペーサーを配置した後、スペーサーの開口内に、実施例1と同様にして調製した成形材料を塗布し、この成形材料上に一面側成形部材をその成形面が成形材料に接するよう配置した。

以上において、一面側成形部材および他面側成形部材としては、厚みが0.1mmのポリエステル樹脂シート(東レ社製、品名「マットルミラーS10」)を、その光沢面(表面粗さが0.04μm)を成形面として使用した。

その後、加圧ロールおよび支持ロールよりなる加圧ロール装置を用い、一面側成形部材および他面側成形部材によって成形材料を挟圧することにより、当該一面側成形部材と当該他面側成形部材との間に厚みが0.08mmの成形材料層を形成した。

そして、一面側成形部材および他面側成形部材の各々の裏面に電磁石を配置し、成形材料層に対してその厚み方向に0.3Tの平行磁場を作成させながら、120°C、30分間の条件で成形材料層の硬化処理を行うことにより、厚みが0.1mmの矩形の異方導電性エラストマーシートを製造した。

得られた異方導電性エラストマーシートは、その一面における表面粗さが0.13μmで、その他面における表面粗さが0.12μmで、導電性粒子の割合が体積分率で12%であった。この異方導電性エラストマーシートを「異方導電性エラストマーシート(b)」とする。

[0093] [表1]

プレス荷重(kgf)	NG検査点割合(%)					接続可能荷重(kgf)	搬送エラー回数
	100	110	130	150	180		
実施例1	1.6	0.3	0.01	0	0	150	0
比較例1	1.5	0.4	0.02	0	0	150	92

請求の範囲

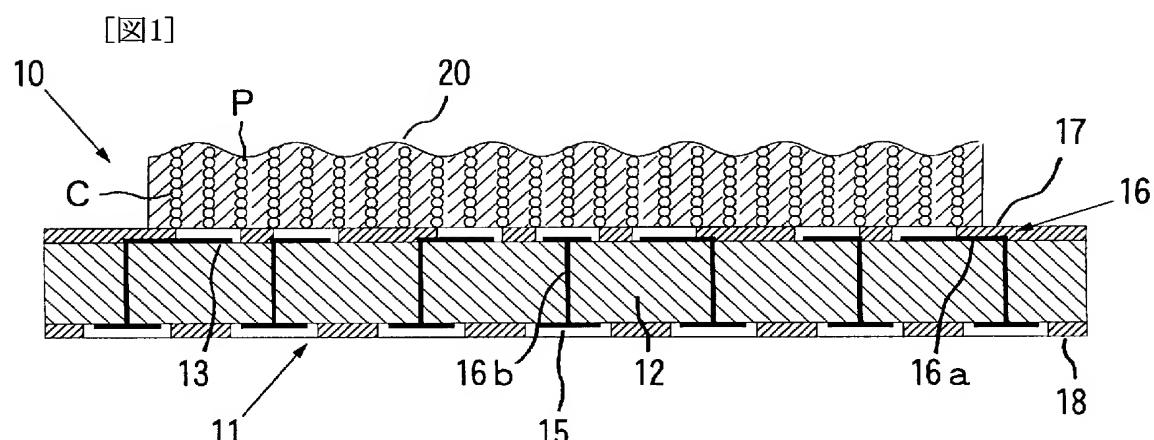
[1] 表面に複数の接続電極が検査対象である回路基板の被検査電極のパターンに対応するパターンに従って形成された接続用配線板と、この接続用配線板の表面上に着脱自在に設けられた異方導電性エラストマーシートとを具えてなり、
前記異方導電性エラストマーシートは、前記回路基板に接触される表面における表面粗さが $0.5\text{--}5\mu\text{m}$ であり、かつ、前記接続用配線板に接する裏面における表面粗さが $0.3\mu\text{m}$ 以下であり、
前記接続用配線板は、その表面に接続電極の各々が露出するよう形成された絶縁層を有してなり、当該絶縁層の表面における表面粗さが $0.2\mu\text{m}$ 以下であることを特徴とする回路基板検査用アダプター。

[2] 表面にそれぞれ電流供給用接続電極および電圧測定用接続電極からなる複数の接続電極組が検査対象である回路基板の被検査電極のパターンに対応するパターンに従って形成された接続用配線板と、この接続用配線板の表面上に着脱自在に設けられた異方導電性エラストマーシートとを具えてなる回路基板検査用アダプターにおいて、
前記異方導電性エラストマーシートは、前記回路基板に接触される表面における表面粗さが $0.5\text{--}5\mu\text{m}$ であり、かつ、前記接続用配線板に接する裏面における表面粗さが $0.3\mu\text{m}$ 以下であり、
前記接続用配線板は、その表面に接続電極組の各々が露出するよう形成された絶縁層を有してなり、当該絶縁層の表面における表面粗さが $0.2\mu\text{m}$ 以下であることを特徴とする回路基板検査用アダプター。

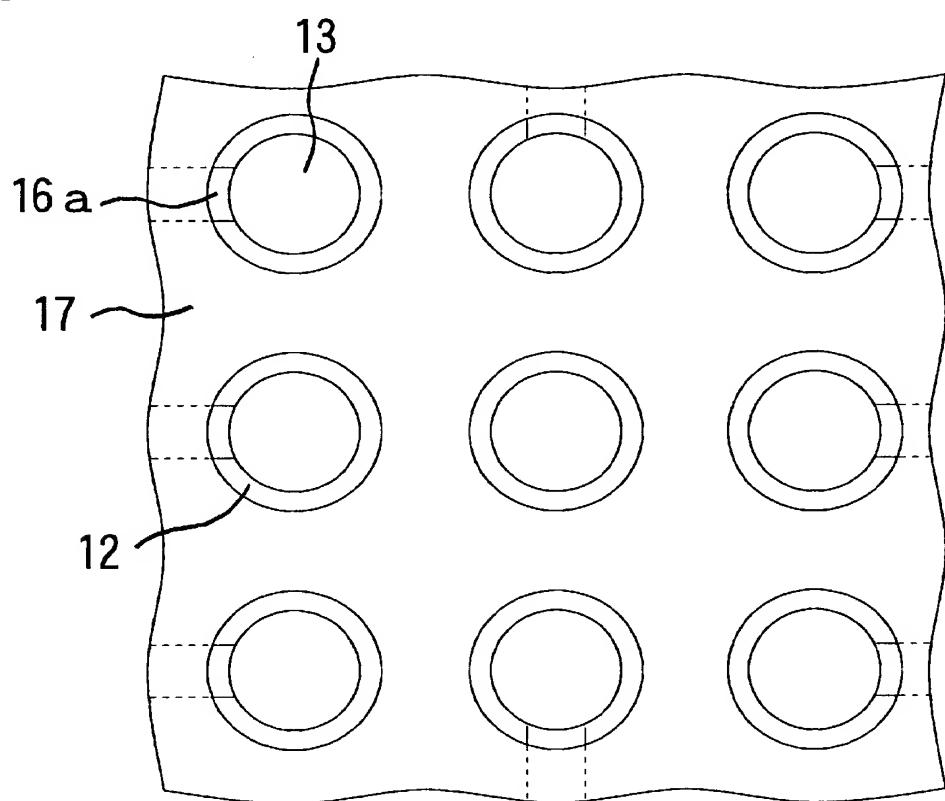
[3] 異方導電性エラストマーシートは、弹性高分子物質中に磁性を示す多数の導電性粒子が含有されてなり、当該導電性粒子が厚み方向に並ぶよう配向することによって複数の導電性粒子による連鎖が形成されたものであることを特徴とする請求項1または請求項2に記載の回路基板検査用アダプター。

[4] 異方導電性エラストマーシートは、導電性粒子による連鎖が面方向に分散した状態で形成されたものであることを特徴とする請求項3に記載の回路基板検査用アダプター。

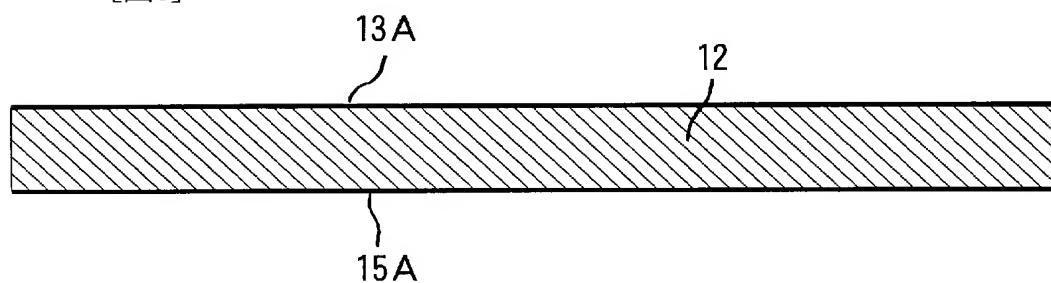
[5] 請求項1乃至請求項4のいずれか一に記載の回路基板検査用アダプターを具えてなることを特徴とする回路基板検査装置。



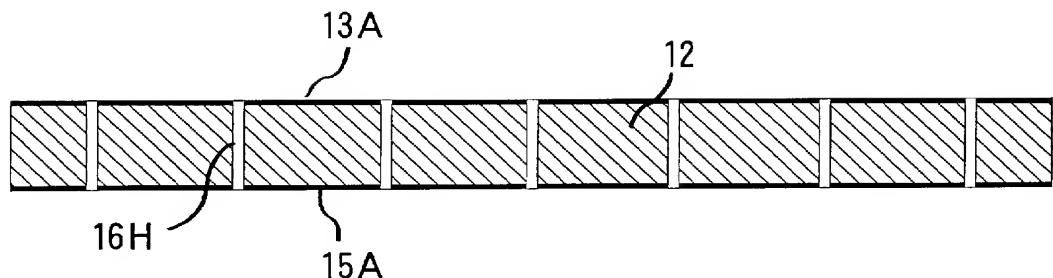
[図2]



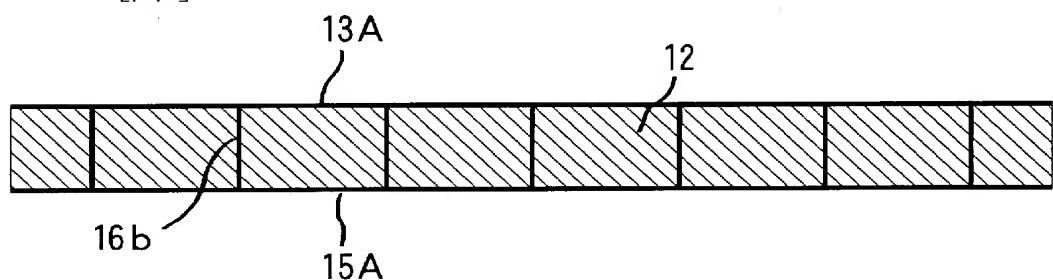
[図3]



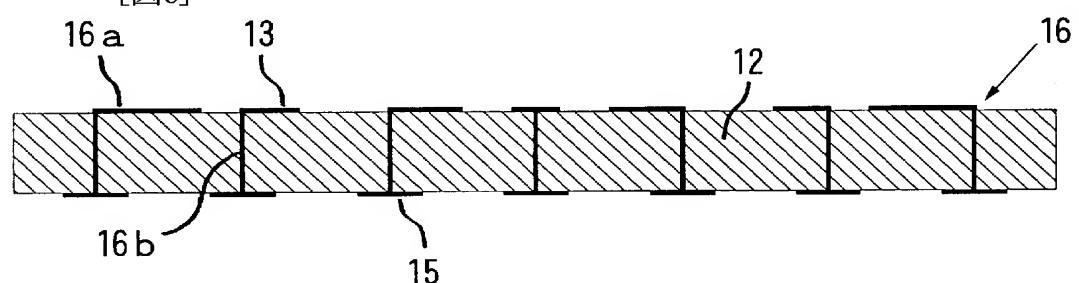
[図4]



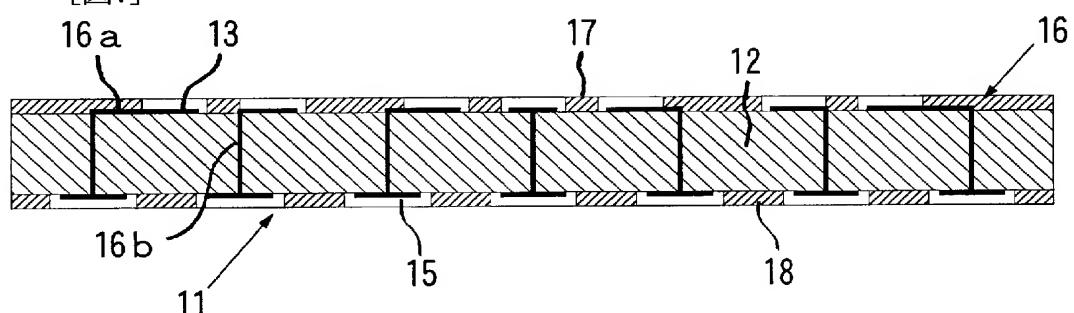
[図5]



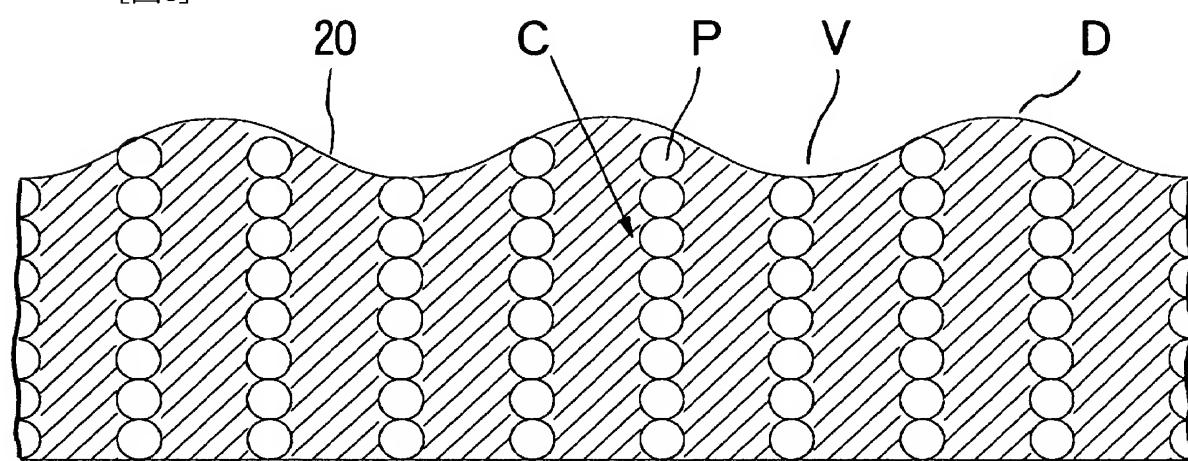
[図6]



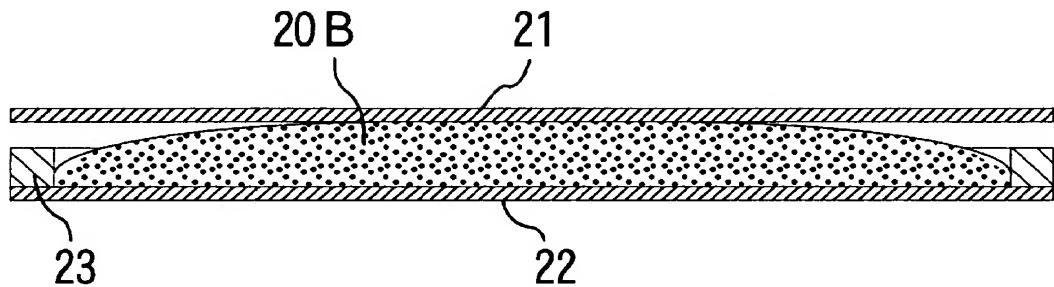
[図7]



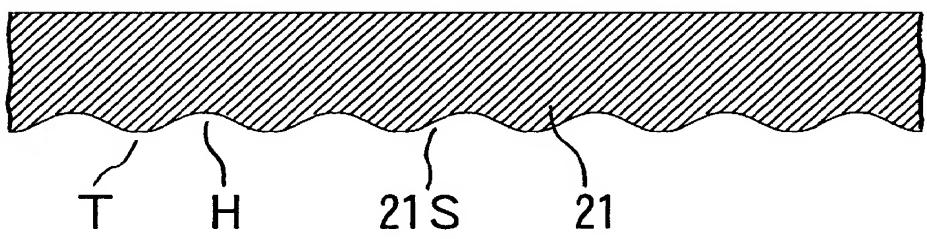
[図8]



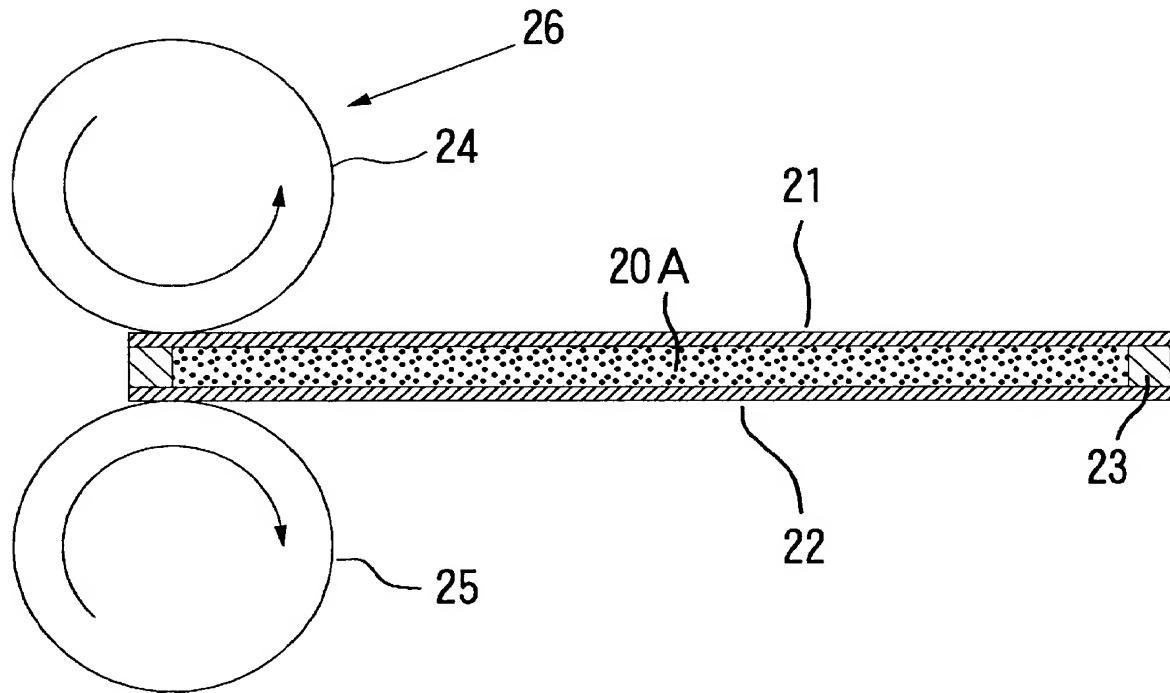
[図9]



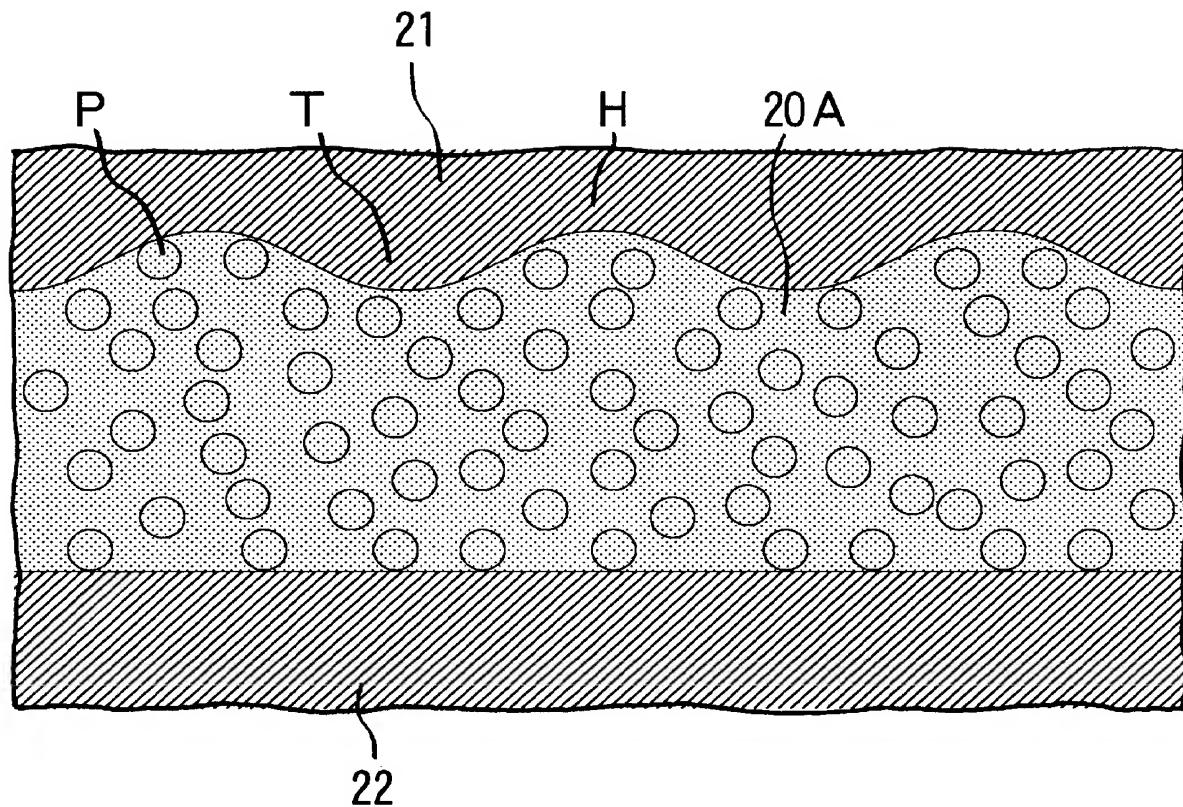
[図10]



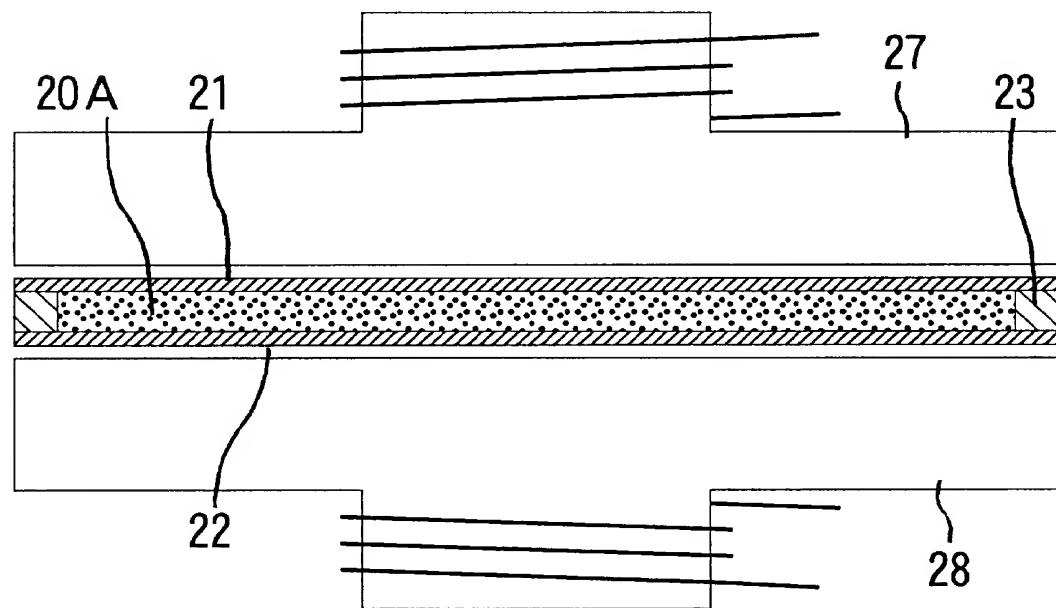
[図11]



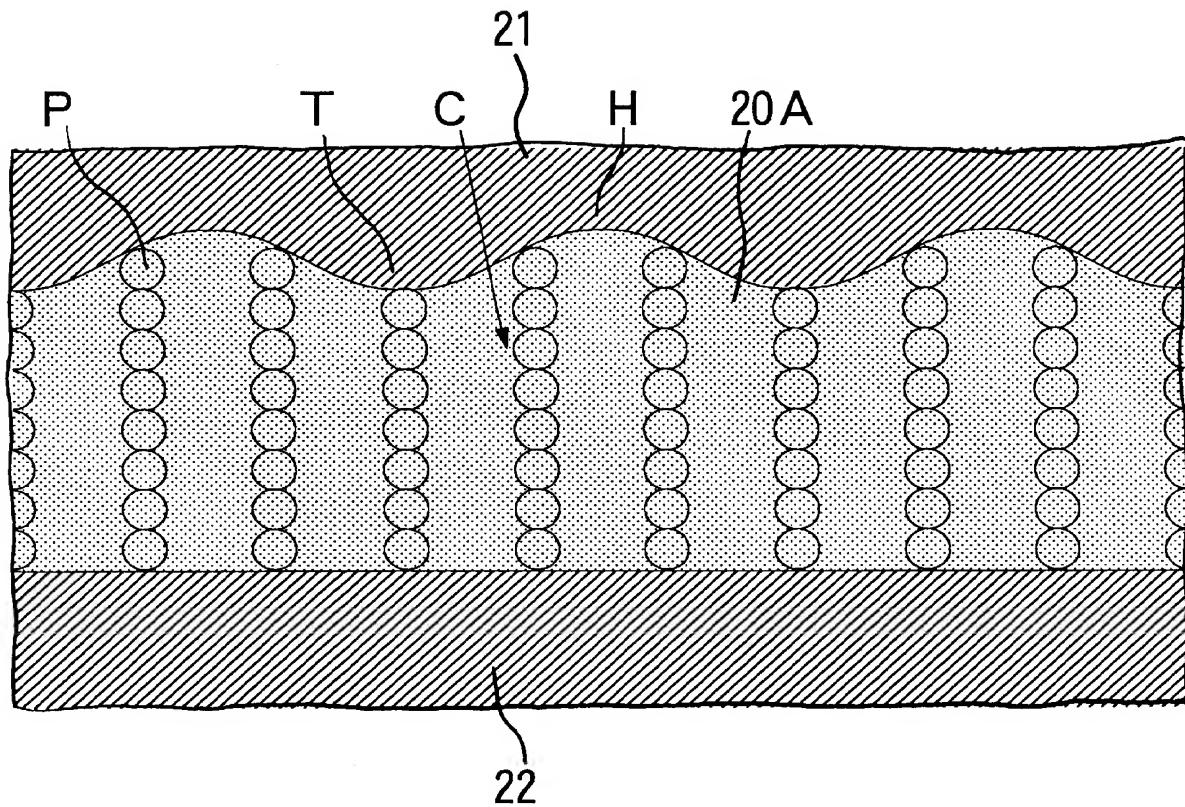
[図12]



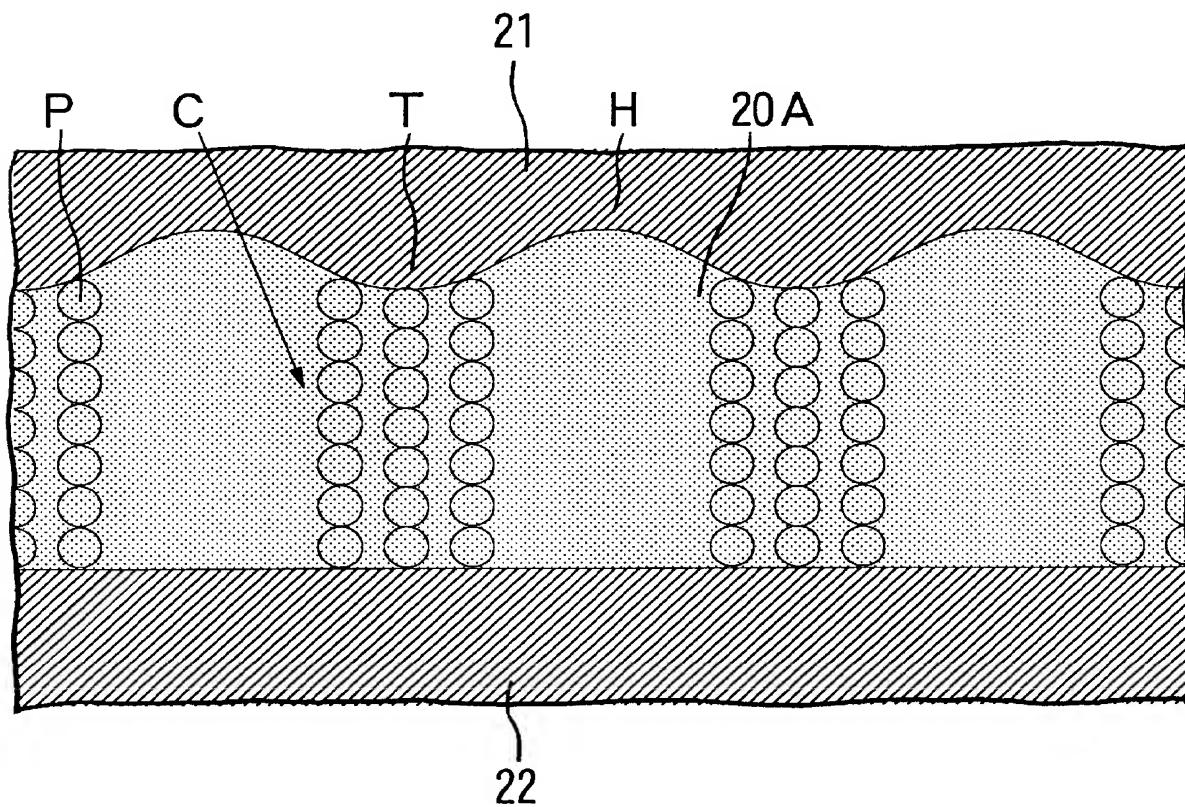
[図13]



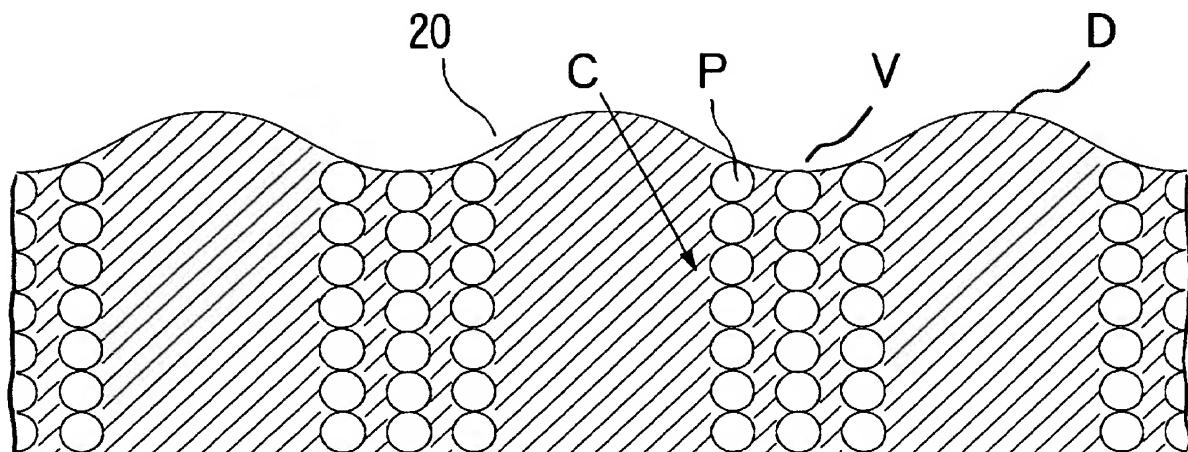
[図14]



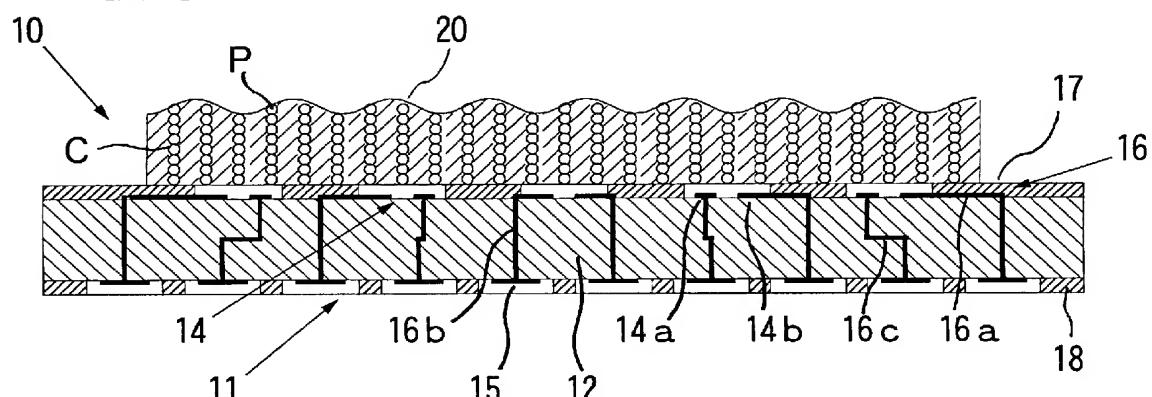
[図15]



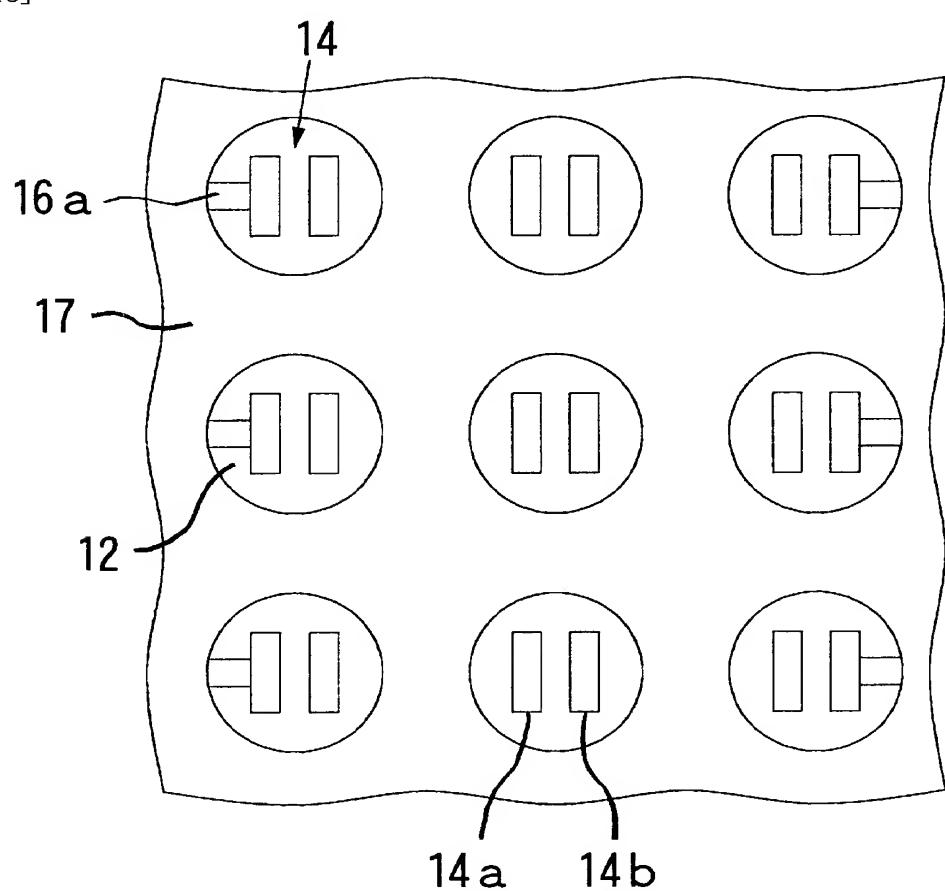
[図16]

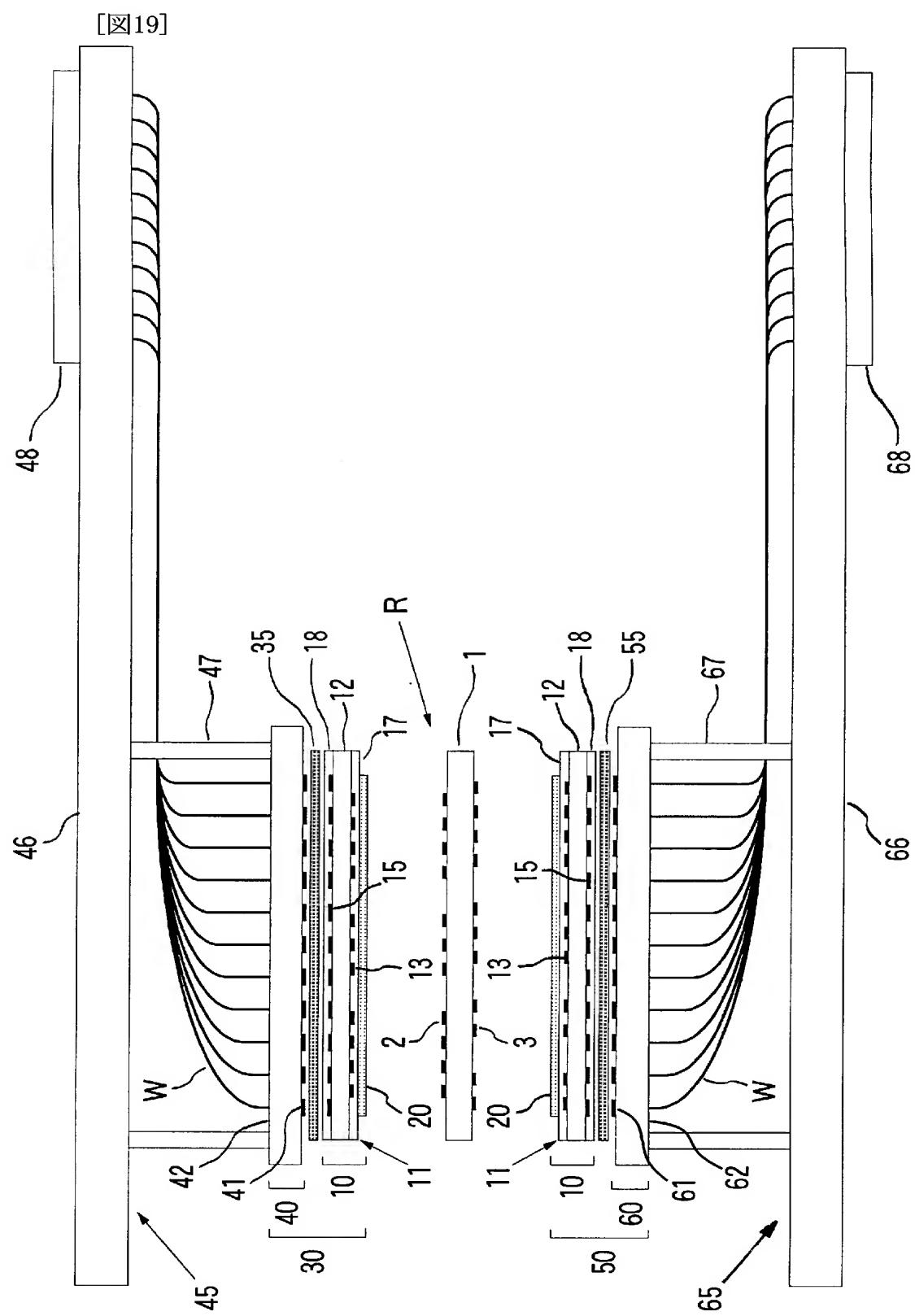


[図17]

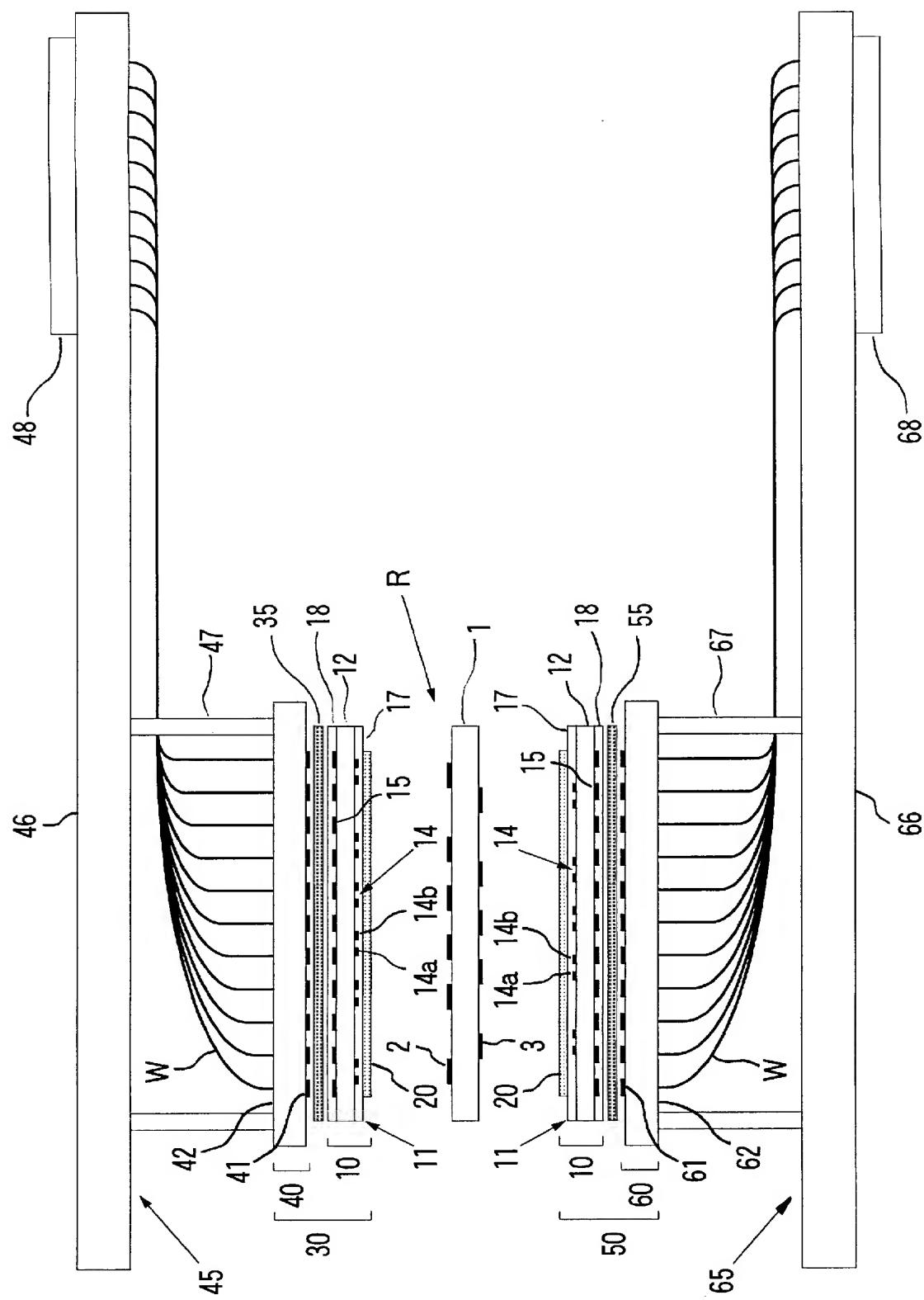


[図18]

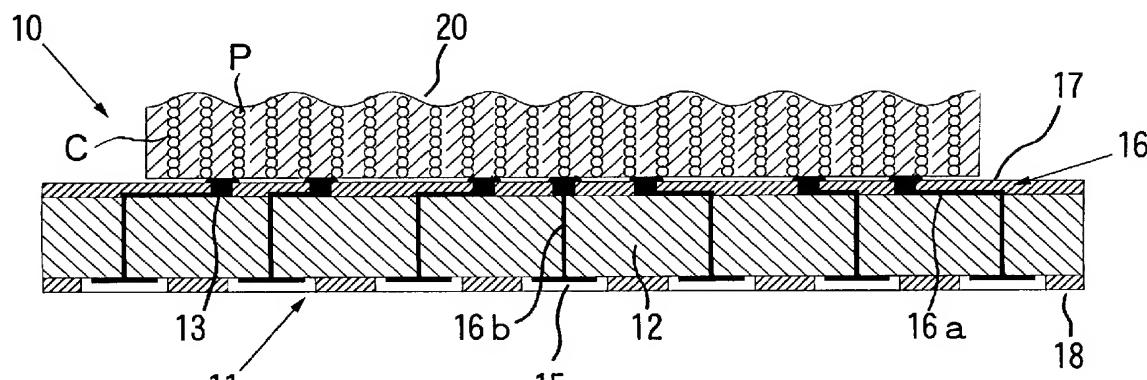




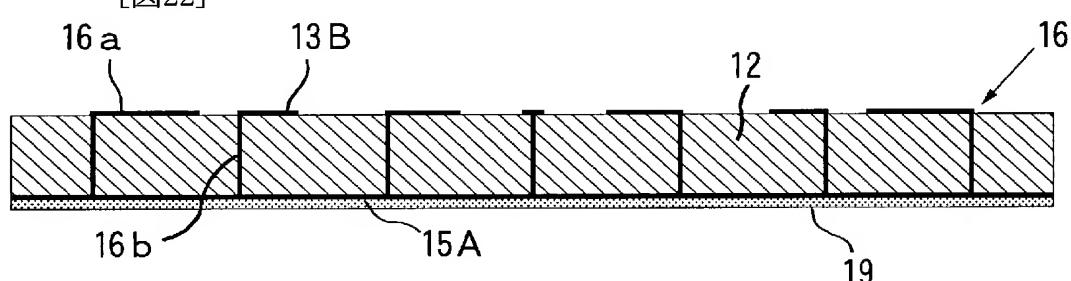
[図20]



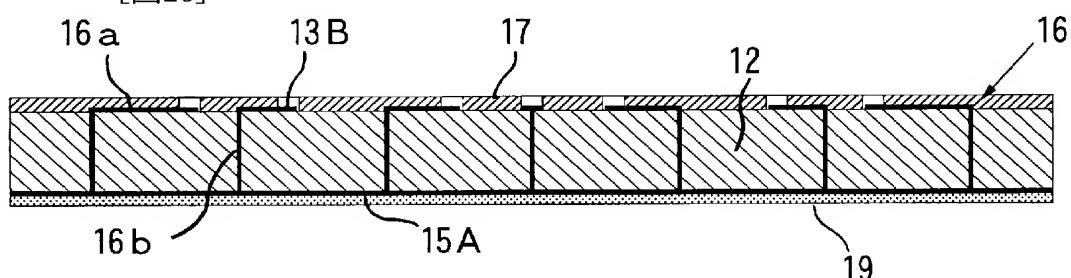
[図21]



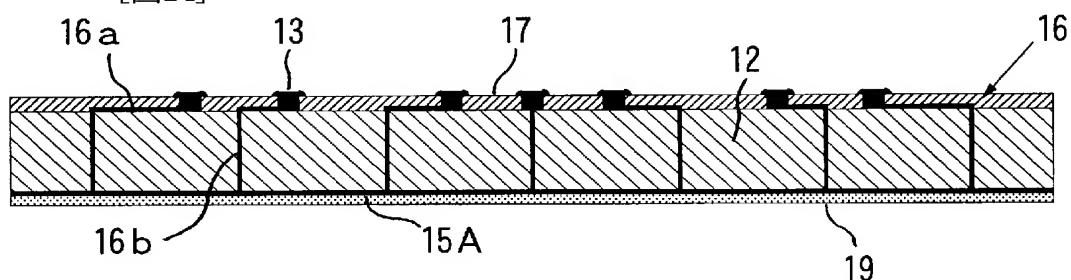
[図22]



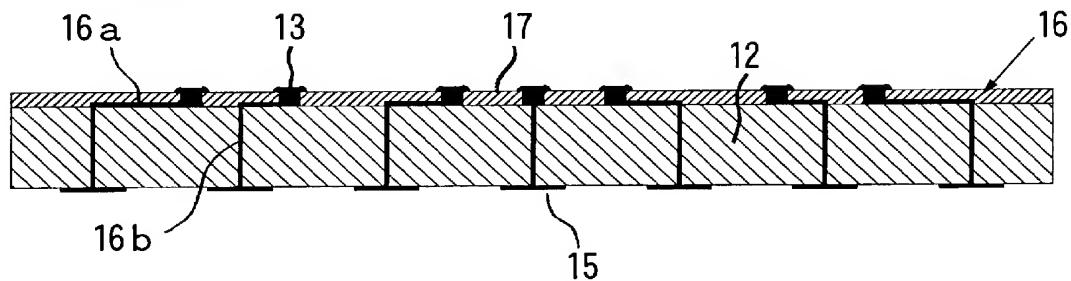
[図23]



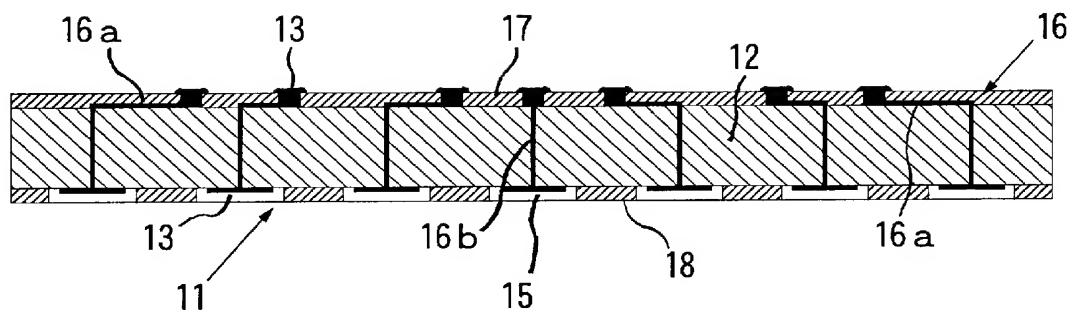
[図24]



[図25]



[図26]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/002441

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ G01R1/06, 31/02, H01R11/01

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ G01R1/06-1/073, 31/26, H01L21/66, H01R11/01

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2005
Kokai Jitsuyo Shinan Koho	1971-2005	Toroku Jitsuyo Shinan Koho	1994-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2003-77560 A (JSR Corp.), 14 March, 2003 (14.03.03), Full text; all drawings (Family: none)	1-5
A	JP 2000-294043 A (Nitto Denko Corp.), 20 October, 2000 (20.10.00), Par. Nos. [0030], [0032], [0053] to [0054]; Figs. 2 to 3 (Family: none)	1-5
A	JP 11-111064 A (JSR Corp.), 23 April, 1999 (23.04.99), Par. No. [0005] (Family: none)	1-5

Further documents are listed in the continuation of Box C.

See patent family annex.

* Special categories of cited documents:

- "A" document defining the general state of the art which is not considered to be of particular relevance
- "E" earlier application or patent but published on or after the international filing date
- "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- "O" document referring to an oral disclosure, use, exhibition or other means
- "P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
07 April, 2005 (07.04.05)

Date of mailing of the international search report
26 April, 2005 (26.04.05)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

A. 発明の属する分野の分類（国際特許分類（IPC））
Int.Cl.⁷ G01R1/06, 31/02, H01R11/01

B. 調査を行った分野

調査を行った最小限資料（国際特許分類（IPC））

Int.Cl.⁷ G01R1/06-1/073, 31/26, H01L21/66, H01R11/01

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2005年
日本国実用新案登録公報	1996-2005年
日本国登録実用新案公報	1994-2005年

国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP 2003-77560 A (ジェイエスアール株式会社) 2003.03.14, 全文, 全図 (ファミリーなし)	1-5
A	JP 2000-294043 A (日東電工株式会社) 2000.10.20, 段落【0030】,【0032】,【0053】-【0054】, 図2-3 (ファミリーなし)	1-5
A	JP 11-111064 A (ジェイエスアール株式会社) 1999.04.23, 段落【0005】 (ファミリーなし)	1-5

〔C欄の続きにも文献が列挙されている。〕

〔パテントファミリーに関する別紙を参照。〕

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示す
もの

「E」国際出願日前の出願または特許であるが、国際出願日
以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行
日若しくは他の特別な理由を確立するために引用す
る文献（理由を付す）

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって
出願と矛盾するものではなく、発明の原理又は理論
の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明
の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以
上の文献との、当業者にとって自明である組合せに
よって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日

07.04.2005

国際調査報告の発送日

26.4.2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号 100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官（権限のある職員）

2S 3306

武田 知智

電話番号 03-3581-1101 内線 3258